



INSO

20945

1st.Edition

2016

جمهوری اسلامی ایران  
Islamic Republic of Iran

سازمان ملی استاندارد ایران

Iranian National Standardization Organization



استاندارد ملی ایران

۲۰۹۴۵

چاپ اول

۱۳۹۵

تکامل بلند مدت (LTE):

دسترسی رادیویی زمینی جهانی تکامل یافته

(E-UTRA):

ویژگی پروتکل واپایش پیوند رادیویی (RLC)

LTE;

Evolved Universal Terrestrial Radio Access

(E-UTRA); Radio Link Control (RLC)

protocol specification

(3GPP TS 36.322 version 12.2.0 Release 12)

ICS: 33.070.99

**سازمان ملی استاندارد ایران**

تهران، ضلع جنوب غربی میدان ونک، خیابان ولیعصر، پلاک ۲۵۹۲

صندوق پستی: ۱۴۱۵۵-۶۱۳۹ تهران - ایران

تلفن: ۸۸۸۷۹۴۶۱-۵

دورنگار: ۸۸۸۸۷۰۳ و ۸۸۸۸۷۱۰

کرج، شهر صنعتی، میدان استاندارد

صندوق پستی: ۳۱۵۸۵-۱۶۳ کرج - ایران

تلفن: ۰۲۶ (۳۲۸۰۶۰۳۱) - ۸

دورنگار: (۰۲۶) ۳۲۸۰۸۱۱۴

رایانامه: standard@isiri.org.ir

وبگاه: <http://www.isiri.org>

**Iranian National Standardization Organization (INSO)**

No.1294 Valiasr Ave., South western corner of Vanak Sq., Tehran, Iran

P. O. Box: 14155-6139, Tehran, Iran

Tel: + 98 (21) 88879461-5

Fax: + 98 (21) 88887080, 88887103

Standard Square, Karaj, Iran

P.O. Box: 31585-163, Karaj, Iran

Tel: + 98 (26) 32806031-8

Fax: + 98 (26) 32808114

Email: standard@isiri.org.ir

Website: <http://www.isiri.org>

## به نام خدا

### آشنایی با سازمان ملی استاندارد ایران

مؤسسه استاندارد و تحقیقات صنعتی ایران به موجب بند یک ماده ۳ قانون اصلاح قوانین و مقررات مؤسسه استاندارد و تحقیقات صنعتی ایران، مصوب بهمن ماه ۱۳۷۱ تنها مرجع رسمی کشور است که وظیفه تعیین، تدوین و نشر استانداردهای ملی (رسمی) ایران را به عهده دارد.

نام مؤسسه استاندارد و تحقیقات صنعتی ایران به موجب یکصد و پنجاه و دومین جلسه شورای عالی اداری مورخ ۹۰/۶/۲۹ به سازمان ملی استاندارد ایران تغییر و طی نامه شماره ۲۰۶/۳۵۸۳۸ مورخ ۹۰/۷/۲۴ جهت اجرا ابلاغ شده است.

تدوین استاندارد در حوزه‌های مختلف در کمیسیون‌های فنی مرکب از کارشناسان سازمان، صاحب نظران مراکز و مؤسسات علمی، پژوهشی، تولیدی و اقتصادی آگاه و مرتبط انجام می‌شود و کوششی همگام با مصالح ملی و با توجه به شرایط تولیدی، فناوری و تجاری است که از مشارکت آگاهانه و منصفانه صاحبان حق و نفع، شامل تولیدکنندگان، مصرفکنندگان، صادرکنندگان و وارد کنندگان، مراکز علمی و تخصصی، نهادها، سازمان‌های دولتی و غیر دولتی حاصل می‌شود. پیش‌نویس استانداردهای ملی ایران برای نظرخواهی به مراجع ذی نفع و اعضای کمیسیون‌های فنی مربوط ارسال می‌شود و پس از دریافت نظرها و پیشنهادها در کمیته ملی مرتبط با آن رشتہ طرح و در صورت تصویب به عنوان استاندارد ملی (رسمی) ایران چاپ و منتشر می‌شود.

پیش‌نویس استانداردهایی که مؤسسات و سازمان‌های علاقه مند و ذی صلاح نیز با رعایت ضوابط تعیین شده تهیه می‌کنند در کمیته ملی طرح و بررسی و در صورت تصویب، به عنوان استاندارد ملی ایران چاپ و منتشر می‌شود. بدین ترتیب، استانداردهایی ملی تلقی می‌شوند که بر اساس مفاد نوشته شده در استاندارد ملی ایران شماره ۵ تدوین و در کمیته ملی استاندارد مربوط که سازمان ملی استاندارد ایران تشکیل می‌دهد به تصویب رسیده باشد.

سازمان ملی استاندارد ایران از اعضای اصلی سازمان بین‌المللی استاندارد (ISO)<sup>۱</sup>، کمیسیون بین‌المللی الکترونیک (IEC)<sup>۲</sup> و سازمان بین‌المللی اندازه‌شناسی قانونی (OIML)<sup>۳</sup> است و به عنوان تنها واسطه<sup>۴</sup> کمیسیون کدکس غذایی (CAC)<sup>۵</sup> در کشور فعالیت می‌کند. در تدوین استانداردهای ملی ایران ضمن توجه به شرایط کلی و نیازمندی‌های خاص کشور، از آخرین پیشرفت‌های علمی، فنی و صنعتی جهان و استانداردهای بین‌المللی بهره‌گیری می‌شود.

سازمان ملی استاندارد ایران می‌تواند با رعایت موازین پیش‌بینی شده در قانون، برای حمایت از مصرف کنندگان، حفظ سلامت و ایمنی فردی و عمومی، حصول اطمینان از کیفیت محصولات و ملاحظات زیست محیطی و اقتصادی، اجرای بعضی از استانداردهای ملی ایران را برای محصولات تولیدی داخل کشور و/ یا اقلام وارداتی، با تصویب شورای عالی استاندارد، اجباری نماید. سازمان می‌تواند به منظور حفظ بازارهای بین‌المللی برای محصولات کشور، اجرای استاندارد کالاهای صادراتی و درجه‌بندی آن را اجباری نماید. همچنین برای اطمینان بخشیدن به استفاده کنندگان از خدمات سازمان‌ها و مؤسسات فعال در زمینه مشاوره، آموزش، بازرگانی، ممیزی و صدور گواهی سامانه‌های مدیریت کیفیت و مدیریت زیست محیطی، آزمایشگاه‌ها و مراکز کالیبراسیون (واسنجی) وسائل سنجش، سازمان ملی استاندارد ایران این گونه سازمان‌ها و مؤسسات را بر اساس ضوابط نظام صحت سنجی صلاحیت ایران ارزیابی می‌کند و در صورت احراز شرایط لازم، گواهینامه صحت سنجی صلاحیت به آن‌ها اعطای و بر کار کرد آن‌ها نظارت می‌کند. ترویج دستگاه بین‌المللی یکاه، کالیبراسیون (واسنجی) وسائل سنجش، تعیین عیار فلزات گرانبها و انجام تحقیقات کاربردی برای ارتقای سطح استانداردهای ملی ایران از دیگر وظایف این سازمان است.

1 - International Organization for Standardization

2 - International Electrotechnical Commission

3- International Organization of Legal Metrology (Organisation Internationale de Métrologie Legale)

4 - Contact point

5 - Codex Alimentarius Commission

## کمیسیون فنی تدوین استاندارد

«تکامل بلند مدت (LTE)؛ دسترسی رادیویی زمینی جهانی تکامل یافته (E-UTRA)؛ ویژگی پروتکل واپایش پیوند رادیویی (RLC)»

### سمت و / یا محل اشتغال

#### رئیس:

مدیر کل استاندارد و تأیید نمونه سازمان  
تنظیم مقررات و ارتباطات رادیویی

صادقیان، حسین  
(کارشناسی الکترونیک)

#### دبیر:

عضو هیأت علمی دانشگاه فردوسی مشهد

یغمایی مقدم، محمدحسین  
(دکتری مخابرات)

#### اعضا: (اسامی به ترتیب حروف الفبا)

مدیر منطقه ای شرکت رایتل  
در استان خراسان رضوی

امیری، محمد  
(کارشناسی مخابرات)

پژوهشگر دانشگاه فردوسی مشهد

شکfte، کاظم

(کارشناسی ارشد کامپیوتر)

مدیر فنی آزمایشگاه تأیید نمونه تجهیزات  
IP-PBX<sup>۱</sup> دانشگاه فردوسی مشهد

خسروی رشخواری، حسین  
(کارشناسی ارشد کامپیوتر)

سرپرست گروه تدوین استاندارد سازمان  
تنظیم مقررات و ارتباطات رادیویی

عروجی، سید مهدی  
(کارشناسی ارشد مدیریت فناوری اطلاعات)

کارشناس آزمایشگاه تأیید نمونه تجهیزات  
IP-PBX دانشگاه فردوسی مشهد

قرائی شهری، نرگس  
(کارشناسی ارشد مدیریت فناوری اطلاعات)

مدیر منطقه ای شرکت شاتل  
در استان خراسان رضوی

لایقی، مجتبی  
(کارشناسی مهندسی فناوری اطلاعات)

پژوهشگر دانشگاه فردوسی مشهد

نعمت الهی، پیمان  
(کارشناسی ارشد کامپیوتر)

عضو هیأت علمی دانشگاه فردوسی مشهد

نقیبزاده، محمود  
(دکتری کامپیوتر)

<sup>۱</sup> - Internet Protocol Private Branch eXchange

## فهرست مندرجات

صفحه	عنوان
ج	آشنایی با سازمان ملی استاندارد ایران
۵	کمیسیون فنی تدوین استاندارد
ط	پیش‌گفتار
ی	مقدمه
۱	۱ هدف و دامنه کاربرد
۱	۲ مراجع الزامی
۲	۳ تعاریف، نمادها و کوتاهنوشت‌ها
۲	۴-۱ تعاریف
۲	۴-۲ کوتاهنوشت‌ها
۴	۴ کلیات
۴	۱-۴ مقدمه
۴	۲-۴ معما ری RLC
۴	۱-۲-۴ هستارهای RLC
۶	۱-۱-۲-۴ TM RLC هستار
۶	۱-۱-۲-۴ کلیات
۷	۲-۱-۱-۲-۴ هستارهای TM RLC فرستنده
۷	۳-۱-۱-۲-۴ هستارهای TM RLC گیرنده
۷	۲-۱-۲-۴ هستارهای UM RLC
۷	۱-۲-۱-۲-۴ کلیات
۸	۲-۲-۱-۲-۴ هستار UM RLC فرستنده
۸	۳-۲-۱-۲-۴ هستار UM RLC گیرنده
۹	۳-۱-۲-۴ هستار AM RLC
۹	۱-۳-۱-۲-۴ کلیات
۱۰	۲-۳-۱-۲-۴ سمت فرستنده
۱۱	۳-۳-۱-۲-۴ سمت گیرنده
۱۱	۳-۴ خدمات
۱۱	۱-۳-۴ خدمات فراهم شده برای لایه‌های بالاتر
۱۱	۲-۳-۴ خدمات مورد انتظار از لایه‌های پایین‌تر
۱۲	۴-۴ کارکردها
۱۲	۵-۴ داده در دسترس برای ارسال

## ادامه فهرست مندرجات

صفحه	عنوان
۱۳	۱-۵ رویه‌های انتقال داده
۱۳	۱-۱-۵ TM انتقال داده
۱۳	۱-۱-۱-۵ عملیات ارسال
۱۳	۱-۱-۱-۱-۵ کلیات
۱۳	۲-۱-۱-۵ عملیات‌های دریافت
۱۳	۱-۲-۱-۱-۵ کلیات
۱۳	۲-۱-۵ انتقال داده UM
۱۳	۱-۲-۱-۵ عملیات ارسال
۱۳	۱-۱-۲-۱-۵ کلیات
۱۳	۲-۲-۱-۵ عملیات دریافت
۱۳	۱-۲-۲-۱-۵ کلیات
۱۴	۲-۲-۲-۱-۵ فعالیت‌ها هنگامی که یک UMD PDU از لایه پایین‌تر دریافت شود
۱۴	۳-۲-۲-۱-۵ فعالیت‌ها هنگامی که UMD PDU در حافظه میانی دریافت قرار داده شود
۱۵	۴-۲-۲-۱-۵ فعالیت‌ها هنگامی که t-Reordering منقضی شود
۱۵	۳-۱-۵ انتقال داده AM
۱۵	۱-۳-۱-۵ عملیات‌های ارسال
۱۵	۱-۱-۳-۱-۵ کلیات
۱۶	۲-۳-۱-۵ عملیات دریافت
۱۶	۱-۲-۳-۱-۵ کلیات
۱۶	۲-۲-۳-۱-۵ فعالیت‌ها هنگامی که یک PDU داده RLC از لایه پایین‌تر دریافت شود
۱۶	۳-۲-۳-۱-۵ فعالیت‌ها هنگامی که یک PDU داده RLC در حافظه میانی دریافت قرار گیرد
۱۸	۴-۲-۳-۱-۵ فعالیت‌ها هنگامی که t-Reordering منقضی شود
۱۸	۲-۵ رویه‌های ARQ
۱۸	۱-۲-۵ ارسال مجدد
۱۹	۲-۲-۵ سرکشی
۱۹	۱-۲-۲-۵ ارسال یک قطعه AMD PDU یا AMD PDU

## ادامه فهرست مندرجات

صفحه	عنوان
۲۰	۲-۲-۲-۵ دریافت یک گزارش STATUS
۲۰	۳-۲-۲-۵ انقضای t-PollRetransmit
۲۱	۳-۲-۵ گزارش‌دهی وضعیت
۲۲	۳-۵ روش‌های کنار گذاشتن SDU
۲۲	۴-۵ رویه برقراری مجدد
۲۳	۵-۵ مدیریت داده پروتکل نامعلوم، پیش‌بینی نشده دارای خطای
۲۳	۱-۵-۵ دریافت PDU با مقادیر غیر معتبر یا ذخیره شده
۲۳	۶ پارامترها، قالب‌ها و واحدهای داده پروتکل
۲۳	۱-۶ واحدهای داده پروتکل
۲۴	۱-۱-۶ RLC داده PDU
۲۴	۲-۱-۶ RLC PDU واپیش
۲۴	۲-۶ پارامترها و قالب‌ها
۲۴	۱-۲-۶ قالب‌ها
۲۴	۱-۱-۲-۶ کلیات
۲۵	۲-۱-۲-۶ TMD PDU رشته بیت
۲۵	۳-۱-۲-۶ UMD PDU رشته بیت
۲۸	۴-۱-۲-۶ AMD PDU رشته بیت
۳۰	۵-۱-۲-۶ AMD PDU قطعه
۳۲	۶-۱-۲-۶ STATUS PDU رشته بیت
۳۳	۲-۲-۶ پارامترها
۳۳	۱-۲-۲-۶ کلیات
۳۳	۲-۲-۲-۶ فیلد داده
۳۳	۳-۲-۲-۶ SN فیلد
۳۴	۴-۲-۲-۶ E فیلد بیت
۳۴	۵-۲-۲-۶ LI فیلد
۳۴	۶-۲-۲-۶ FI فیلد
۳۵	۷-۲-۲-۶ SO فیلد
۳۵	۸-۲-۲-۶ LSF فیلد
۳۵	۹-۲-۲-۶ D/C فیلد
۳۶	۱۰-۲-۲-۶ RF فیلد

## ادامه فهرست مندرجات

صفحه	عنوان
۳۶	۱۱-۲-۲-۶ فیلد بیت سرکشی (P)
۳۶	۱۲-۲-۲-۶ فیلد ذخیره شده ۱ (R1)
۳۶	۱۳-۲-۲-۶ CPT فیلد
۳۷	۱۴-۲-۲-۶ ACK_SN فیلد
۳۷	۱۵-۲-۲-۶ فیلد بیت ۱ توسعه (E1)
۳۷	۱۶-۲-۲-۶ NACK_SN فیلد
۳۷	۱۷-۲-۲-۶ فیلد بیت ۲ پسوند (E2)
۳۸	۱۸-۲-۲-۶ SOstart فیلد
۳۸	۱۹-۲-۲-۶ SOend فیلد
۳۸	۷ متغیرها، ثابت‌ها و زمان‌سنج‌ها
۳۸	۱-۷ متغیرهای وضعیت
۴۱	۲-۷ ثابت‌ها
۴۱	۳-۷ زمان‌سنج‌ها
۴۲	۴-۷ پارامترهای قابل پیکربندی

## پیش‌گفتار

استاندارد «تکامل بلند مدت (LTE)؛ دسترسی رادیویی زمینی جهانی تکامل یافته (E-UTRA)؛ ویژگی پروتکل واپیش پیوند رادیویی (RLC) (نسخه ۱۲۲۰ نشر ۱۲)» که پیش نویس آن در کمیسیون‌های مربوط توسط سازمان تنظیم مقررات و ارتباطات رادیویی ایران و دانشگاه فردوسی مشهد تهیه و تدوین شده است و دویست و هفدهمین اجلاس کمیته ملی استاندارد مخابرات مورخ ۹۵/۳/۲۳ مورد تصویب قرار گرفته است، اینک به استناد بند یک ماده ۳ قانون اصلاح قوانین و مقررات موسسه استاندارد و تحقیقات صنعتی ایران، مصوب بهمن ماه ۱۳۷۱، به عنوان استاندارد ملی ایران منتشر می‌شود.

برای حفظ همگامی و هماهنگی با تحولات و پیشرفت‌های ملی و جهانی در زمینه صنایع، علوم و خدمات، استانداردهای ملی ایران در موقع لزوم تجدید نظر خواهد شد و هر پیشنهادی که برای اصلاح و تکمیل این استانداردها ارائه شود، هنگام تجدید نظر در کمیسیون فنی مربوط مورد توجه قرار خواهد گرفت. بنابراین، باید همواره از آخرین تجدید نظر استانداردهای ملی استفاده کرد.

منبع و مأخذی که برای تدوین این استاندارد مورد استفاده قرار گرفته بشرح زیر است:

ETSI TS 136 322 V12.2.0, 2015; LTE, Evolved Universal Terrestrial Radio Access (E-UTRA); Radio Link Control (RLC) protocol specification; 3GPP TS 36.322 version 12.2.0 Release 12

## مقدمه

با توجه به اینکه مقررات و ضوابط استفاده از باند فرکانسی و سرویس‌های رادیویی در هر کشور بر اساس جدول ملی فرکانسی تعیین می‌شود که توسط رگولاتوری همان کشور تهیه شده است در مورد مقررات طیف رادیویی و باندهای فرکانسی این مجموعه استانداردها، نیز باید به مقررات و ضوابط استفاده از طیف رادیویی، مصوب سازمان تنظیم مقررات و ارتباطات رادیویی به نشانی اینترنتی [www.cra.ir](http://www.cra.ir) به عنوان مرجع مرتبط مراجعه کرد که بر تمامی مقررات و ضوابط طیف رادیویی اشاره شده در این استاندارد اولویت دارد.

# تکامل بلند مدت (LTE)؛ دسترسی رادیویی زمینی جهانی تکامل یافته (E-UTRA) ویژگی پروتکل واپایش پیوند رادیویی (RLC)

## ۱ هدف و دامنه کاربرد

هدف از تدوین این استاندارد، تعیین پروتکل واپایش پیوند رادیویی (RLC) برای واسط رادیویی E-UTRA<sup>۱</sup> است. این استاندارد موارد زیر را توصیف می‌کند:

- معماری زیرلایه E-UTRA RLC
- هستارهای<sup>۲</sup> E-UTRA RLC
- خدمات مورد انتظار E-UTRA RLC از لایه‌های پایین‌تر
- خدمات فراهم شده توسط E-UTRA RLC برای لایه‌های بالاتر
- توابع E-UTRA RLC
- عناصر برای ارتباطات<sup>۳</sup> E-UTRA RLC نظیر به نظیر<sup>۴</sup> شامل واحدهای داده پروتکل، قالب‌ها<sup>۵</sup> و پارامترها
- مدیریت داده پروتکل ناشناخته، پیش‌بینی نشده و دارای خطای خطا در E-UTRA RLC

## ۲ مراجع الزامی

مدارک الزامی زیر حاوی مقرراتی است که در متن این استاندارد ملی ایران به آن‌ها ارجاع داده شده است. بدین ترتیب آن مقررات جزئی از این استاندارد ملی ایران محسوب می‌شود.

در صورتی که به مدرکی با ذکر تاریخ انتشار ارجاع داده شده باشد، اصلاحیه‌ها و تجدید نظرهای بعدی آن مورد نظر این استاندارد ملی ایران نیست. در مورد مدارکی که بدون ذکر تاریخ انتشار به آن‌ها ارجاع داده شده است، همواره آخرین تجدید نظر و اصلاحیه‌های بعدی آن‌ها مورد نظر است.

- در مورد ارجاع به یک استاندارد 3GPP (شامل یک استاندارد GSM)، یک مرجع غیر خاص، بطور ضمنی به آخرین نسخه منتشر شده از آن استاندارد در زمان انتشار استاندارد فعلی اشاره دارد.  
استفاده از مراجع زیر برای این استاندارد الزامی است:

2-1 3GPP TR 21.905: "Vocabulary for 3GPP Specifications".

2-2 3GPP TS 36.300: "E-UTRA and E-UTRAN Overall Description; Stage 2".

2-3 3GPP TS 36.321: "E-UTRA MAC protocol specification".

2-4 3GPP TS 36.323: "E-UTRA PDCP specification".

2-5 3GPP TS 36.331: "E-UTRA RRC Protocol specification".

---

۱ - تمامی کوته نوشت‌ها در زیریند ۲-۳ ارائه شده‌اند.

2 - Entity

3 - Communications

4 - Peer to peer

5 - Format

### ۳ اصطلاحات، تعاریف، و کوتنهنوشت‌ها

#### ۱-۳ تعاریف

در این استاندارد، علاوه بر اصطلاحات و تعاریف داده شده در (گزارش فنی) [1]، اصطلاحات و تعاریف زیر نیز استفاده می‌شوند. اصطلاحاتی که در این استاندارد تعریف می‌شود، بر همان اصطلاحات که در [1] ارائه شده است (در صورت وجود) اولویت دارد.

#### ۱-۱-۳

##### قطعه بایت<sup>۱</sup>

یک بایت از فیلد داده یک AMD PDU می‌باشد. به طور خاص، قطعه بایت شماره صفر با اولین بایت فیلد داده یک AMD PDU متناظر است.

#### ۲-۲-۳

##### عنصر فیلد داده<sup>۲</sup>

یک قطعه RLC SDU یا یک RLC SDU که به فیلد داده نگاشت می‌شود.

#### ۳-۱-۳

##### قطعه RLC SDU<sup>۳</sup>

یک قطعه از یک RLC SDU

### ۲-۳ کوتنهنوشت‌ها

در این استاندارد، کوتنهنوشت‌های زیر استفاده می‌شوند:

AM	Acknowledged Mode	حالت تصدیق شده
AMD	AM Data	داده AM
ARQ	Automatic Repeat reQuest	درخواست تکرار خودکار
BCCH	Broadcast Control CHannel	مجرای واپایش پخش همگانی
BCH	Broadcast CHannel	مجرای پخش همگانی
CCCH	Common Control CHannel	مجرای واپایش اشتراکی
DCCH	Dedicated Control CHannel	مجرای واپایش اختصاصی
DL	DownLink	پیوند پایین

1 - Byte segment

2 - Data field element

3 - RLC SDU segment

DL-SCH	DL-Shared CHannel	DL	مجرای اشتراکی
DTCH	Dedicated Traffic CHannel		مجرای ترافیک اختصاصی
E	Extension bit		بیت توسعه
eNB	E-UTRAN Node B		E-UTRAN گره B از
E-UTRA	Evolved UMTS Terrestrial Radio Access		دسترسی رادیویی زمینی UMTS تکامل یافته
E-UTRAN	Evolved UMTS Terrestrial Radio Access Network		شبکه دسترسی رادیویی زمینی UMTS تکامل یافته
FI	Framing Info		اطلاعات قاببندی
HARQ	Hybrid ARQ		ARQ ترکیبی
LI	Length Indicator		نشانگر طول
LSF	Last Segment Flag		پرچم آخرین قطعه
MAC	Medium Access Control		واپایش دسترسی رسانه
MCCH	Multicast Control Channel		مجرای واپایش چند پخشی
MTCH	Multicast Traffic Channel		مجرای ترافیک چند پخشی
PCCH	Paging Control CHannel		مجرای واپایش فراخوانی
PDU	Protocol Data Unit		واحد داده پروتکل
RLC	Radio Link Control		واپایش پیوند رادیویی
RRC	Radio Resource Control		واپایش منبع رادیویی
SAP	Service Access Point		نقطه دسترسی خدمت
SBCCH	Sidelink Broadcast Control Channel		مجرای واپایش پخش همگانی پیوند کناری
SDU	Service Data Unit		واحد داده خدمت
SN	Sequence Number		شماره دنباله
SO	Segment Offset		ورنهد قطعه
STCH	Sidelink Traffic Channel		مجرای ترافیک پیوند کناری
TB	Transport Block		بستک حمل
TM	Transparent Mode		حالت شفاف
TMD	TM Data		داده TM
UE	User Equipment		تجهیزات کاربر
UL	UpLink		پیوند بالا
UM	Unacknowledged Mode		حالت تصدیق نشده
UMD	UM Data		داده UM

## ۴ کلیات

### ۱-۴ مقدمه

هدف، توصیف معماری RLC و هستارهای RLC از یک دیدگاه کارکردی<sup>۱</sup> است.

### ۲-۴ معماری RLC

#### ۱-۲-۴ هستارهای RLC

توصیف ارائه شده در این زیربند، یک مدل<sup>۲</sup> است و پیاده‌سازی‌ها را مشخص یا محدود نمی‌کند. RRC عموماً تحت واپیش پیکربندی RLC است.

تابع زیرلایه RLC توسط هستارهای RLC عملیاتی می‌شوند. برای یک هستار RLC پیکربندی شده در eNB، یک هستار RLC نظیر در UE و برعکس وجود دارد.

برای یک هستار RLC پیکربندی شده در UE فرستنده برای STCH یا SBCCH، یک هستار RLC نظیر پیکربندی شده در هر UE گیرنده برای STCH یا SBCCH وجود دارد.

یک هستار RLC SDU را از لایه‌های بالاتر دریافت می‌کند/ به آنها تحویل می‌دهد و سپس RLC PDU را از طریق لایه‌های پایین‌تر به/ از هستار RLC نظیر خود ارسال/ دریافت می‌کند. یک RLC PDU می‌تواند یک RLC PDU (به زیربند ۱-۶ رجوع شود) یا یک PDU واپیش RLC (به زیربند ۶-۱-۶ رجوع شود) باشد. اگر یک هستار RLC SDU را از لایه بالاتر دریافت کند، آنها را به وسیله یک SAP منفرد بین RLC و لایه‌های بالاتر دریافت می‌کند، و بعد از شکل دادن به RLC PDU از RLC SDU دریافت شده، هستار RLC PDU‌های داده RLC را به وسیله یک تک مجرای منطقی<sup>۳</sup> به لایه پایین‌تر تحویل می‌دهد. اگر یک هستار RLC PDU‌های داده RLC را از لایه پایین‌تر دریافت کند، آنها را به وسیله یک تک مجرای منطقی دریافت می‌کند و بعد از شکل دادن به RLC SDU از RLC PDU را به وسیله یک تک مجرای منطقی دریافت شده، هستار RLC SDU را به وسیله یک تک SAP بین RLC و لایه‌های بالاتر به لایه‌های بالاتر تحویل می‌دهد. اگر یک هستار RLC PDU‌های واپیش RLC را به/ از لایه پایین‌تر تحویل دهد/ دریافت کند، آنها را به وسیله همان مجرای منطقی تحویل می‌دهد/ دریافت می‌کند. طریق آن تحویل می‌دهد/ دریافت می‌کند.

می‌توان یک هستار RLC را برای اجرای انتقال داده‌ها در یکی از سه حالت زیر پیکربندی کرد: UM، TM یا AM. در نتیجه، یک هستار RLC بسته به حالت انتقال داده‌هایی که برای فراهم آوردن آنها پیکربندی شده است، به عنوان یک هستار TM RLC، یک هستار UM RLC یا یک هستار AM RLC ردهبندی می‌شود.

---

1 - Functional

2 - Model

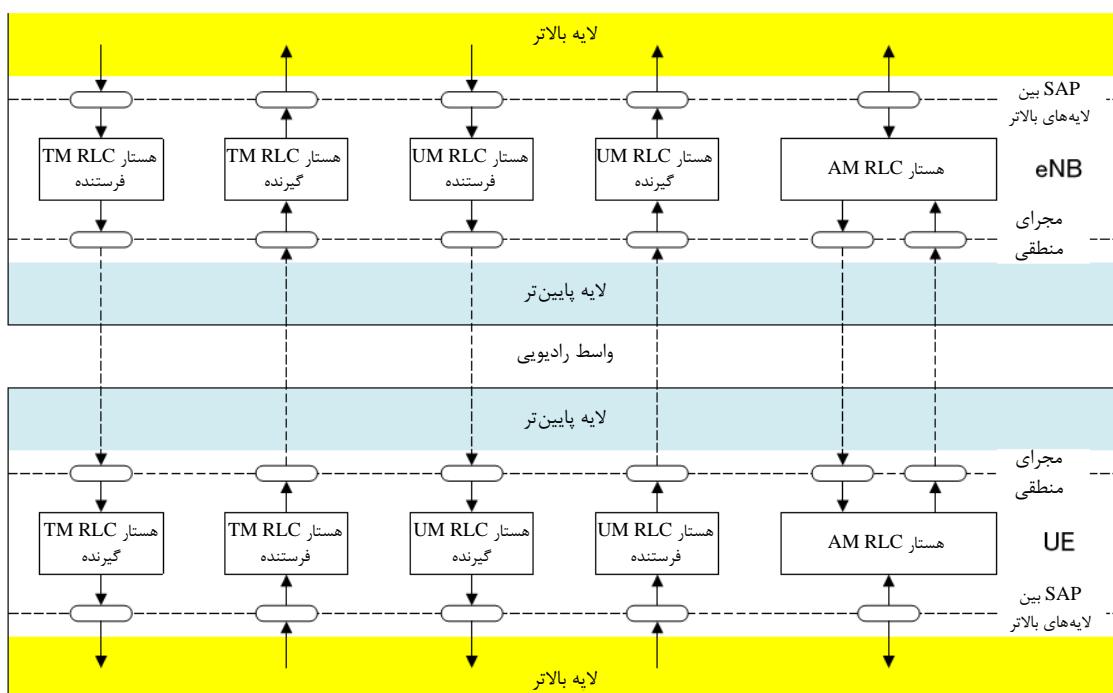
3 - Logical channel

هستار TM RLC به صورت یک هستار TM RLC فرستنده یا به صورت یک هستار TM RLC گیرنده پیکربندی می‌شود. هستار TM RLC فرستنده، RLC SDU را از لایه‌های بالاتر دریافت می‌کند و TM RLC PDU را از طریق لایه‌های پایین‌تر به هستار TM RLC نظر خود ارسال می‌کند. هستار TM RLC گیرنده، RLC SDU را به لایه‌های بالاتر تحويل می‌دهد و RLC PDU را از طریق لایه‌های پایین‌تر از هستار TM RLC نظیر خود دریافت می‌کند.

یک هستار UM RLC به صورت یک هستار UM RLC فرستنده یا هستار UM RLC گیرنده پیکربندی می‌شود. هستار UM RLC فرستنده، RLC SDU را از لایه‌های بالاتر دریافت می‌کند و RLC PDU را از طریق لایه‌های پایین‌تر به هستار UM RLC نظیر خود می‌فرستد. هستار UM RLC گیرنده، RLC SDU را به لایه بالاتر تحويل می‌دهد و RLC PDU را از طریق لایه پایین‌تر از هستار UM RLC نظیر خود دریافت می‌کند.

یک هستار AM RLC متشكل از یک سمت فرستنده و یک سمت گیرنده است. سمت فرستنده یک هستار RLC SDU، AM RLC را از لایه‌های بالاتر دریافت می‌کند و RLC PDU را از طریق لایه‌های پایین‌تر به هستار AM RLC نظیر خود ارسال می‌کند. سمت گیرنده یک هستار AM RLC را از لایه‌های RLC SDU، AM RLC بالاتر تحويل می‌دهد و RLC PDU را از طریق لایه‌های پایین‌تر از هستار AM RLC نظیر خود دریافت می‌کند.

شکل ۱، مدل کلی زیرلایه RLC را به تصویر می‌کشد.



شکل ۱- مدل کلی زیرلایه RLC

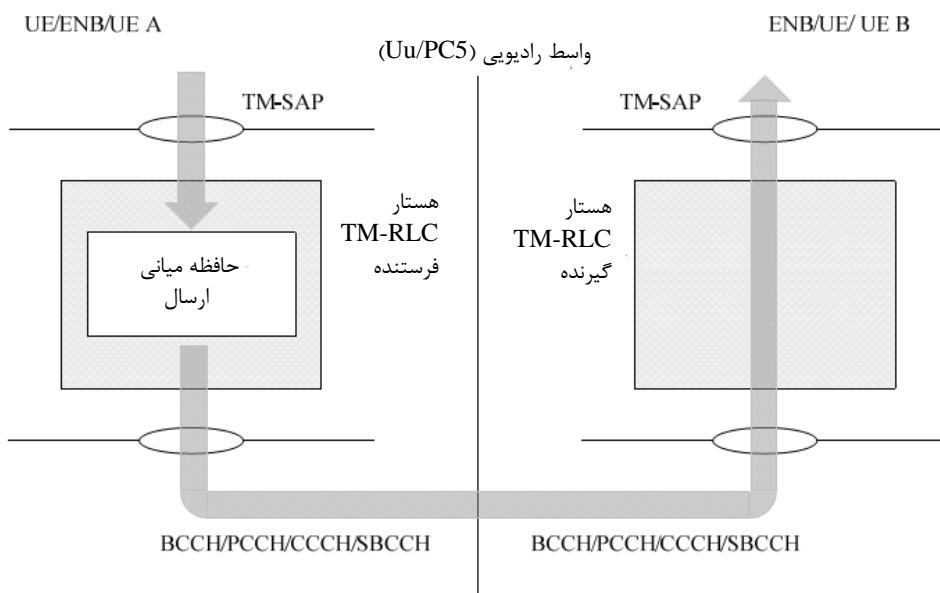
- موارد زیر به تمامی هستارهای RLC (یعنی هستار TM، UM و AM RLC) اعمال می‌شوند:
- RLC SDU‌های دارای اندازه‌های متغیر هستند که در آنها همترازسازی بایت انجام شده<sup>۱</sup> (یعنی مضارب هشت بیت هستند) پشتیبانی می‌شوند.
  - RLC PDU‌ها تنها زمانی شکل می‌گیرند که یک فرصت ارسال توسط لایه پایین‌تر اطلاع داده شده باشد (به عنوان مثال توسط MAC) و سپس به لایه پایین‌تر تحویل داده می‌شوند.
  - توصیف انواع مختلف هستار RLC در زیر ارائه می‌شوند.

#### ۱-۱-۲-۴ TM RLC هستار

##### ۱-۱-۲-۴ کلیات

می‌توان یک هستار TM RLC را برای تحویل / دریافت RLC PDU‌ها به وسیله مجراهای منطقی زیر پیکربندی کرد:

- SBCCH و PCCH .DL / UL CCCH .BCCH



شکل -۲ - مدل دو هستار نظیر حالت شفاف

- یک هستار TM RLC داده RLC PDU زیر را تحویل می‌دهد / دریافت می‌کند:
- TMD PDU

#### ۲-۱-۱-۲-۴ هستارهای TM RLC فرستنده

هنگامی که یک هستار TM RLC فرستنده، TMD PDU، RLC SDU‌ها را از RLC SDU‌ها شکل می‌دهد:

- نباید RLC SDU‌ها را قطعه‌بندی کند<sup>۲</sup> یا پیوند بزند<sup>۳</sup>

1 - Byte aligned

2 - Segment

3 - Concatenate

- نباید هیچ سرآیند<sup>۱</sup> RLC PDU را در TMD PDU‌ها درج کند.

### ۳-۱-۲-۴ هستارهای TM RLC گیرنده

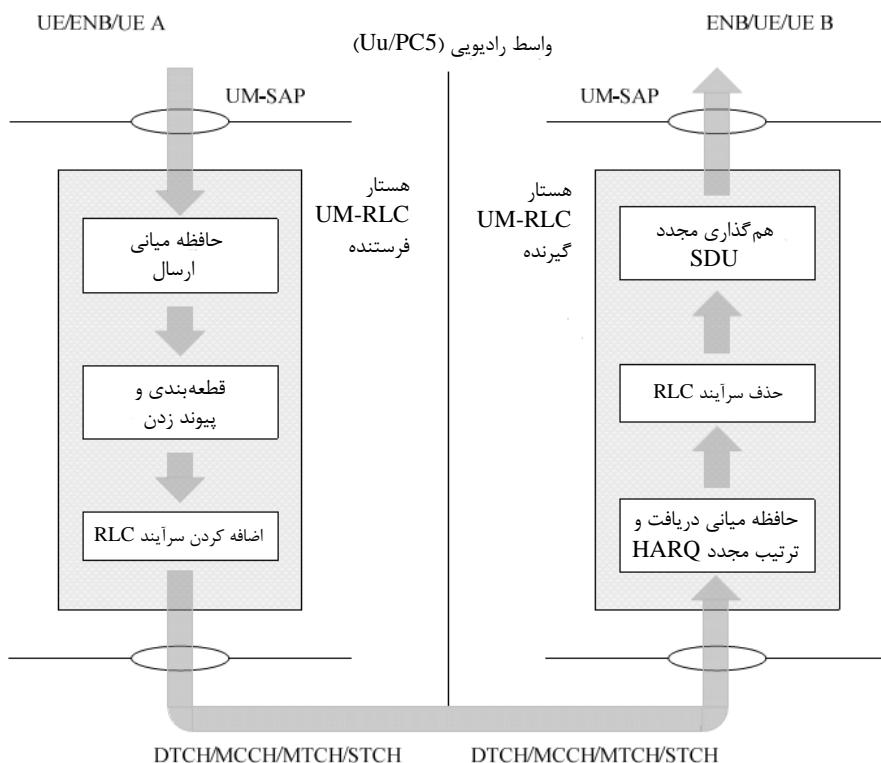
- هنگامی که یک هستار TM RLC گیرنده، TMD PDU را دریافت کند، باید:
- هستارهای RLC SDU‌ها (که فقط RLC SDU‌ها می‌باشند) را به لایه‌های بالاتر تحویل دهد.

### ۲-۱-۲-۴ UM RLC هستارهای

#### ۱-۲-۱-۲-۴ کلیات

- می‌توان یک هستار UM RLC را به وسیله مجراهای منطقی زیر برای تحویل / دریافت RLC PDU‌ها پیکربندی کرد:

• STCH ، MTCH ، MCCH ، DL / UL DTCH



شکل ۳- مدل دو هستار نظیر حالت تصدیق نشده

- یک هستار UM RLC داده RLC PDU زیر را تحویل می‌دهد (دریافت می‌کند):
- UMD PDU

یادآوری - ترتیب مجدد<sup>۱</sup> HARQ برای دریافت MCCH یا MTCH کاربردی نیست.

#### ۴-۲-۱-۲-۴ هستار UM RLC فرستنده

- هنگامی که یک هستار UM RLC فرستنده، UMD PDU ها را از RLC SDU ها شکل می دهد، باید:
- هنگامی که RLC SDU ها را طوری قطعه‌بندی کند یا پیوند دهد که UMD PDU در مجموع اندازه RLC PDUs مشخص شده توسعه لایه پایین تر در فرصت ارسال مشخص اطلاع داده شده توسعه لایه پایین تر جای بگیرند.
  - سرآیندهای RLC مرتبط را در UMD PDU درج کند.

#### ۴-۲-۱-۲-۴ هستار UM RLC گیرنده

- هنگامی که هستار UM RLC گیرنده، UMD PDU ها را دریافت کند، باید:
- آشکار کند که آیا UMD PDU ها بصورت تکراری دریافت شده‌اند و UMD PDU های تکراری را کنار بگذارد.
  - اگر UMD PDU ها خارج از دنباله<sup>۲</sup> دریافت شده باشند، آنها را ترتیب مجدد کند
  - از دست رفتن UMD PDU ها در لایه‌های پایین تر تشخیص دهد و از تأخیرهای ترتیب مجدد بیش از حد اجتناب ورزد
  - RLC SDU را از UMD PDU های ترتیب مجدد شده هم‌گذاری مجدد<sup>۳</sup> کند (بدون در نظر گرفتن RLC PDUs هایی که از دست رفتن آنها تشخیص داده شده است) و RLC SDU را به ترتیب صعود RLC SN به لایه‌های بالاتر تحويل دهد.
  - UMD PDU های دریافت شده‌ای را کنار بگذارد که به دلیل تلف در لایه‌های پایین تر یک UMD PDU که به RLC SDU خاص تعلق داشته‌اند، نمی‌توان آنها را به صورت یک RLC PDU هم‌گذاری مجدد کرد.

هنگام برقراری مجدد RLC، هستار UM RLC گیرنده باید:

- اگر ممکن باشد، RLC SDU را از UMD PDU هایی هم‌گذاری مجدد کند که خارج از دنباله دریافت شده‌اند و آن‌ها را به لایه‌های بالاتر تحويل دهد.
- هر UMD PDU باقیمانده را کنار بگذارد که نمی‌توان به صورت RLC SDU هم‌گذاری مجدد کرد.
- متغیرهای وضعیت<sup>۴</sup> مرتبط را راهاندازی کرده<sup>۵</sup> و زمان‌سنج‌های مرتبط را متوقف سازد.

---

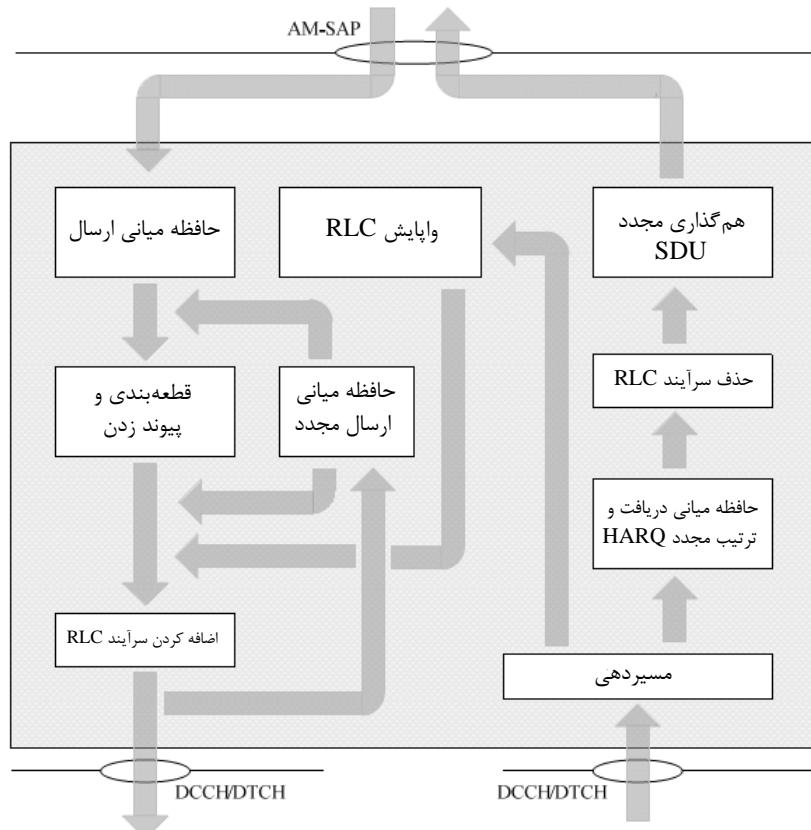
1 - Reordering  
2 - Out of sequence  
3 - Reassemble  
4 - State variables  
5 - Initialize

#### AM RLC ۳-۱-۲-۴

##### ۱-۳-۱-۲-۴ کلیات

می‌توان یک هستار AM RLC را برای تحویل / دریافت RLC PDU‌ها به وسیله مجراهای منطقی زیر پیکربندی کرد:

- DL / UL DTCH یا DL / UL DCCH



شکل ۴- مدل یک هستار حالت تصدیق شده

یک هستار AM RLC‌های داده RLC زیر را تحویل می‌دهد / دریافت می‌کند:

- AMD PDU
- AMD PDU

یک هستار AM RLC، خود RLC واپایش PDU زیر را تحویل می‌دهد / دریافت می‌کند:

- STATUS PDU

#### ۲-۳-۱-۲-۴ سمت فرستنده

هنگامی که سمت فرستنده یک هستار AM RLC، AMD PDU را از RLC SDU شکل می‌دهد، باید:

• RLC SDU ها را قطعه‌بندی کند و یا پیوند بزند تا AMD PDU ها درون مجموع اندازه RLC PDU (های) اطلاع داده شده توسط لایه پایین‌تر در فرصت ارسال مشخص اطلاع داده شده توسط لایه پایین‌تر قرار گیرند.

سمت فرستنده یک هستار AM RLC، از ارسال مجدد RLC های داده (ARQ) پشتیبانی می‌کند:

• اگر PDU داده RLC که قرار است ارسال مجدد شود، درون مجموع اندازه RLC PDU (های) اطلاع داده شده توسط لایه پایین‌تر در فرصت ارسال مشخص اطلاع داده شده توسط لایه پایین‌تر قرار نگیرد، هستار AM RLC می‌تواند PDU داده RLC را بصورت قطعات AMD PDU قطعه‌بندی مجدد کند.

• تعداد قطعه‌بندی‌های مجدد محدود نمی‌شود.

هنگامی که سمت فرستنده یک هستار AM RLC های AMD PDU را از RLC SDU شکل دهد که از لایه‌های بالاتر دریافت شده‌اند یا از قطعات AMD PDU از RLC های داده RLC شکل دهد که قرار است مجدد آرسال شوند، باید:

• سرآیندهای RLC مرتبط را در PDU داده RLC درج کند.

#### ۴-۳-۱-۲-۴ سمت گیرنده

هنگامی که سمت گیرنده یک هستار AM RLC PDU های داده RLC را دریافت کند، باید:

• آشکار کند که آیا PDU های داده RLC به صورت تکراری دریافت شده‌اند و PDU های داده RLC تکراری را کنار بگذارد.

• اگر AMD PDU ها خارج از دنباله دریافت شده باشند، آنها را ترتیب مجدد کند

• تلف PDU های داده RLC را در لایه‌های پایین‌تر آشکار کند و از هستار نظیر AM RLC خود، ارسال مجدد درخواست کند

• RLC SDU ها را از PDU های داده RLC ترتیب مجدد شده هم‌گذاری کند و RLC ها را به صورت ترتیبی به لایه‌های بالاتر تحويل دهد.

هنگام برقراری مجدد RLC، سمت گیرنده یک هستار AM RLC باید:

• اگر ممکن باشد، RLC SDU را از PDU های داده RLC هم‌گذاری مجدد کند که خارج از دنباله دریافت شده‌اند و آنها را به لایه‌های بالاتر تحويل دهد

• هر PDU داده RLC باقیمانده را کنار بگذارد که نمی‌توان به صورت RLC SDU هم‌گذاری مجدد کرد

• متغیرهای وضعیت مرتبط را راهاندازی کند و زمان‌سنج‌های مرتبط را متوقف سازد.

#### ۴-۳ خدمات

##### ۱-۳-۴ خدمات فراهم شده برای لایه‌های بالاتر

خدمات زیر توسط RLC برای لایه‌های بالاتر فراهم می‌شوند:

• انتقال داده TM

- انتقال داده UM
  - انتقال داده AM شامل اعلان<sup>۱</sup> تحویل موفق PDU‌های لایه‌های بالاتر
- ۲-۳-۴ خدمات مورد انتظار از لایه‌های پایین‌تر RLC خدمات زیر را از لایه پایین‌تر (یعنی MAC) انتظار دارد:
- انتقال داده‌ها
  - اطلاع دادن در مورد یک فرصت ارسال به همراه مجموع اندازه RLC PDU (هایی) که قرار است در فرصة ارسال، فرستاده شوند.

#### ۴-۴ کارکردها

- زیرلایه RLC از توابع زیر پشتیبانی می‌کند:
- انتقال PDU‌های لایه‌های بالاتر
  - تصحیح خطای وسیله ARQ (تنها برای ارسال داده AM)
  - پیوند زدن، قطعه بندی و همگذاری مجدد RLC SDU‌ها (تنها برای انتقال داده UM و AM)
  - قطعه بندی مجدد PDU‌های داده RLC (تنها برای انتقال داده AM)
  - ترتیب مجدد PDU‌های داده RLC (تنها برای انتقال داده UM و AM)
  - آشکارسازی تکرار (تنها برای انتقال داده UM و AM)
  - کنار گذاشتن RLC SDU (تنها برای انتقال داده UM و AM)
  - برقراری مجدد RLC
  - آشکارسازی خطای پروتکل (تنها برای انتقال داده AM)

#### ۴-۵ داده در دسترس برای ارسال

به منظور گزارش‌دهی وضعیت حافظه میانی<sup>۲</sup> UE باید موارد زیر را به عنوان داده در دسترس برای ارسال در لایه RLC در نظر گیرد:

- RLC SDU‌ها یا قطعات آن، که تاکنون در یک PDU داده RLC درج نشده‌اند
  - PDU‌های داده RLC یا قسمت‌های آن، که برای ارسال مجدد معلق می‌باشند<sup>۳</sup> (RLC AM).
- علاوه، اگر یک STATUS PDU فعال شده باشد و  $t_{StatusProhibit}$  در حال اجرا نباشد یا منقضی شده باشد، UE باید اندازه STATUS PDU را تخمین بزند که در فرصت ارسال بعدی منتقل خواهد شد، و آن را به عنوان داده در دسترس برای ارسال در لایه RLC در نظر بگیرد.

1 - Indication

2 - Buffer

3 - Pending

## ۵ رویه‌ها

### ۱-۵ رویه‌های انتقال داده

#### ۱-۱-۵ انتقال داده TM

##### ۱-۱-۱-۵ عملیات ارسال

###### ۱-۱-۱-۱-۵ کلیات

هنگام ارائه یک TMD PDU جدید به لایه پایین‌تر، هستار TM RLC فرستنده باید:

- یک SDU RLC را بدون هیچگونه تغییر به لایه پایین‌تر ارسال کند

#### ۲-۱-۱-۵ عملیات‌های دریافت

##### ۱-۲-۱-۱-۵ کلیات

هنگام دریافت یک TMD PDU جدید از لایه پایین‌تر، هستار TM RLC گیرنده باید:

- TMD PDU را بدون هیچگونه تغییری به لایه‌های بالاتر تحويل دهد.

#### ۲-۱-۵ انتقال داده UM

##### ۱-۲-۱-۵ عملیات ارسال

###### ۱-۱-۲-۱-۵ کلیات

هنگامی تحويل یک UMD PDU جدید به لایه پایین‌تر، هستار UM RLC فرستنده باید:

- SN متعلق به UMD PDU را برابر با VT(US) تنظیم کند و سپس VT(US) را یک واحد افزایش دهد.

#### ۲-۲-۱-۵ عملیات دریافت

##### ۱-۲-۲-۱-۵ کلیات

هستار UM RLC گیرنده باید از یک پنجره ترتیب مجدد مطابق با متغیر وضعیت VR(UH) بصورت زیر نگهداری کند:

- اگر (VR(UH) - UM\_Window\_Size) <= SN < VR(UH)

می‌گیرد

- در غیر این صورت، SN خارج از پنجره ترتیب مجدد قرار می‌گیرد.

هنگامی دریافت یک UMD PDU از لایه پایین‌تر، هستار UM RLC گیرنده باید:

- UMD PDU دریافت شده را کنار بگذارد یا آن را در حافظه میانی دریافت قرار دهد (به زیربند

#### ۲-۲-۱-۵ رجوع شود

- اگر UMD PDU دریافت شده در حافظه میانی دریافت قرار گرفته باشد:

- متغیرهای وضعیت را بروز رسانی کند، RLC SDU ها را همگذاری مجدد کند و آنها را به لایههای بالاتر تحویل دهد و  $t$ -Reordering را به صورتی آغاز کند/ متوقف سازد که مورد نیاز است (زیربند ۱-۵-۲-۲-۳).

هنگامی که  $t$ -Reordering منقضی میشود، هستار RLC گیرنده باید:

- متغیرهای وضعیت را بروز رسانی کند، RLC SDU ها را همگذاری کند و به لایههای بالاتر تحویل دهد و  $t$ -Reordering را به صورتی آغاز کند که مورد نیاز است (به زیربند ۱-۵-۲-۲-۴ رجوع شود).

#### ۲-۱-۵ فعالیت‌ها هنگامی که یک UMD PDU از لایه پایین‌تر دریافت شود

هنگامی که یک UMD PDU با  $x = SN$  از لایه پایین‌تر دریافت شود، هستار RLC گیرنده باید:

- اگر  $(VR(UH) - UM Window Size) <= x < VR(UR)$  باشد، قبلًا دریافت شده است، یا
- اگر  $x > VR(UH)$  باشد، دریافت شده را کنار بگذارد.

○ UMD PDU دریافت شده را کنار بگذارد.

• در غیر این صورت:

○ UMD PDU دریافت شده را در حافظه میانی دریافت قرار دهد.

#### ۳-۱-۵ فعالیت‌ها هنگامی که UMD PDU در حافظه میانی دریافت قرار داده شود

هنگامی که یک UMD PDU با  $x = SN$  در حافظه میانی دریافت قرار داده شود، هستار RLC گیرنده باید:

- اگر  $x$  خارج از پنجره ترتیب مجدد قرار گیرد:

○  $x+1$  را به  $VR(UH)$  بروز رسانی کند

○ RLC SDU را از هر کدام از UMD PDU ها با  $SN$  همگذاری مجدد کند که خارج از پنجره

ترتیب مجدد قرار میگیرد، سرآیندهای RLC را در حین انجام این کار حذف کند و

RLC SDU های همگذاری مجدد شده را اگر قبلًا تحویل داده نشده‌اند، به ترتیب صعود

$SN$  به لایههای بالاتر تحویل دهد

○ اگر  $VR(UR)$  خارج از پنجره ترتیب مجدد قرار گیرد:

▪  $VR(UH) - UM\_Window\_Size$  را به  $VR(UR)$  تنظیم کند

• اگر حافظه میانی دریافت شامل یک UMD PDU با  $SN = VR(UR)$  باشد:

○  $VR(UR)$  را به  $SN$  اولین UMD PDU با  $SN$  بزرگ‌تر از  $VR(UR)$  فعلى که دریافت نشده

بروز رسانی کند.

○ RLC SDU را از هر UMD PDU با  $SN$  کوچک‌تر از  $VR(UR)$  بروز رسانی شده همگذاری

مجدد کند، سرآیندهای RLC را در حین انجام این کار حذف کند و RLC SDU های همگذاری

مجدد شده را اگر قبلًا تحویل داده نشده‌اند، به ترتیب صعود  $SN$  به لایههای بالاتر تحویل

دهد

• اگر  $t$ -Reordering در حال اجرا باشد:

- اگر  $VR(UX) \leq VR(UH)$  باشد یا
- اگر  $VR(UX)$  خارج از پنجره ترتیب مجدد قرار گیرد و  $VR(UX) = VR(UH)$  برابر با  $VR(UH)$  نباشد:
  - اگر  $t\text{-Reordering}$  را متوقف و بازنشانی کند.
  - اگر  $t\text{-Reordering}$  در حال اجرا نباشد (شامل حالتی که  $t\text{-Reordering}$  براثر فعالیت‌های فوق متوقف شود)
  - اگر  $VR(UH) > VR(UR)$  باشد:
    - اگر  $t\text{-Reordering}$  را آغاز کند.
    - را به  $VR(UH)$  تنظیم کند.
- ۴-۲-۱-۵ فعالیت‌ها هنگامی که  $t\text{-Reordering}$  منقضی شود هنگامی که  $t\text{-Reordering}$  منقضی شود، هستار RLC UM گیرنده باید:
  - را به SN اولین UMD PDU با  $SN \geq VR(UR)$  که دریافت نشده بروز رسانی کند
  - RLC‌ها را از هر UMD PDU با SN کوچک‌تر از  $VR(UR)$  بروز رسانی شده هم‌گذاری مجدد کند، سرآیندهای RLC را در حین انجام این کار حذف کند و SDU‌های هم‌گذاری مجدد شده را اگر قبل‌آن تحويل داده نشده‌اند، به ترتیب صعود RLC SN به لایه‌های بالاتر تحويل دهد
  - اگر  $VR(UH) > VR(UR)$  باشد:
    - $t\text{-Reordering}$  را آغاز کند
    - را برابر با  $VR(UH)$  تنظیم کند.

### ۳-۱-۵ انتقال داده AM

- ۱-۳-۱-۵ عملیات‌های ارسال
- ۱-۳-۱-۵ کلیات
- سمت فرستنده یک هستار AM RLC، باید ارسال RLC‌های واپایش PDU را روی RLC داده اولویت‌بندی کند. سمت فرستنده یک هستار C، باید ارسال مجدد PDU‌های داده RLC را روی ارسال AMD PDU‌های جدید اولویت‌بندی کند.
- سمت فرستنده یک هستار AM RLC باید یک پنجره ارسال را مطابق با متغیرهای وضعیت (A) و (MS) به صورت زیر حفظ کند:

- اگر  $SN \leq VT(A) \leq SN < VT(MS)$  درون پنجره ارسال قرار می‌گیرد
- در غیر این صورت، SN خارج از پنجره ارسال قرار می‌گیرد.

- سمت فرستنده هستار AM RLC نباید هیچ RLC PDU را که SN آن خارج از پنجره ارسال قرار می‌گیرد به لایه‌های پایین‌تر تحويل دهد.
- هنگام تحويل یک AMD PDU جدید به لایه پایین‌تر، سمت فرستنده یک هستار AM RLC باید:

- متعلق به SN AMD PDU را برابر با VT(S) قرار دهد و سپس (S) VT را یک واحد افزایش دهد.
- سمت فرستنده یک هستار AM RLC می‌تواند برای یک PDU داده RLC از موارد زیر یک تصدیق مثبت (تایید دریافت موفق توسط هستار AM RLC نظیر آن) دریافت کند:
- هنگام دریافت یک تصدیق مثبت برای AM RLC STATUS PDU نظیر خود.

هنگام دریافت یک تصدیق مثبت برای AM RLC با SN = VT(A) سمت فرستنده یک هستار AM RLC باید:

- VT(A) را برابر با SN متعلق به AMD PDU با کوچکترین SN تنظیم کند که SN آن در گستره VT(A) =< SN =< VT(S) واقع می‌شود و برای آن تاکنون یک تصدیق مثبت دریافت نشده است
- اگر تصدیق مثبت برای تمامی AMD PDU‌های مرتبط با یک RLC SDU ارسال شده دریافت شده باشد:
- یک اعلان را برای تحويل موفق RLC SDU به لایه‌های بالاتر ارسال کند.

#### ۲-۳-۱-۵ عملیات دریافت

##### ۱-۲-۳-۱-۵ کلیات

سمت گیرنده یک هستار AM RLC باید یک پنجره دریافت را مطابق با متغیرهای VR(R) و VR(MR) به صورت زیر نگهداری کند:

- اگر VR(R) < SN < VR(MR) درون پنجره دریافت قرار می‌گیرد
- در غیر این صورت، SN خارج از پنجره دریافت قرار می‌گیرد.

هنگامی دریافت یک PDU از لایه پایین‌تر، سمت گیرنده یک هستار AM RLC باید:

• PDU داده RLC دریافت شده را کنار بگذارد یا آن را در حافظه میانی دریافت قرار دهد (به زیربند ۲-۳-۱-۵ رجوع شود)

- اگر PDU داده RLC دریافت شده در حافظه میانی دریافت قرار داده شده باشد:
- متغیرهای وضعیت را بروز رسانی کند و RLC SDU‌ها را هم‌گذاری مجدد کرده و به لایه‌های بالاتر تحويل دهد و t-Reordering به صورتی آغاز کند/ متوقف سازد که مورد نیاز است (زیربند ۳-۲-۳-۱-۵).

هنگامی که t-Reordering منقضی می‌گردد، سمت گیرنده یک هستار AM RLC باید:

- متغیرهای وضعیت را بروز رسانی کند و t-Reordering را بصورتی آغاز کند که مورد نیاز است (زیربند ۴-۲-۳-۱-۵).

۲-۳-۱-۵ فعالیت‌ها هنگامی که یک PDU داده RLC از لایه پایین‌تر دریافت شود هنگامی که PDU داده RLC از لایه پایین‌تر دریافت شود که در آن PDU داده RLC حاوی شماره قطعه بایت y تا z یک AMD PDU با SN = x است، سمت گیرنده هستار AM RLC باید:

- اگر  $x$  خارج از پنجره دریافت واقع شود، یا
  - اگر شماره‌های قطعه بایت  $y$  تا  $z$  متعلق به  $SN = AMD PDU$  با  $x$  قبلاً دریافت شده‌اند
    - داده RLC دریافت شده را کنار بگذارد
    - در غیر این صورت:
    - $AMD PDU$  داده RLC دریافت شده را در حافظه میانی دریافت قرار دهد.
  - اگر برخی قطعات بایت  $AMD PDU$  در  $AMD PDU$  داده RLC قبلاً دریافت شده‌اند، قطعات بایت تکراری را کنار بگذار.
- ۳-۲-۳-۱-۵ فعالیت‌ها هنگامی که یک  $PDU$  داده RLC در حافظه میانی دریافت قرار گیرد هنگامی که یک  $PDU$  داده RLC با  $SN = x$  در حافظه میانی دریافت قرار گیرد، سمت گیرنده هستار AM RLC باید:
- اگر  $x \geq VR(H)$  باشد:
    - $VR(H)$  را به  $1 + VR(H)$  بروز رسانی کند.
    - اگر تمامی قطعات بایت  $SN = VR(MS)$  دریافت شده باشند:
      - $VR(MS)$  را به  $SN$  اولین  $AMD PDU$  با  $SN$  بزرگ‌تر از  $VR(MS)$  فعلى بروز رسانی کند که برای آن تمامی قطعات بایت دریافت نشده‌اند
      - اگر  $x = VR(R)$  باشد:
        - اگر تمامی قطعات بایت  $SN = VR(R)$  دریافت شده باشند:
          - $VR(R)$  را به  $SN$  اولین  $AMD PDU$  با  $SN$  بزرگ‌تر از  $VR(R)$  فعلى بروز رسانی کند که برای آن تمامی قطعات بایت دریافت نشده‌اند.
          - $VR(R) + AM\_Window\_Size$  را به  $VR(MR)$  بروز شده بروز رسانی کند.
    - اگر تمامی قطعات بایت  $SN = VR(R)$  دریافت شده باشند:
      - $VR(R)$  را از هر کدام از قطعات بایت  $AMD PDU$  ها با  $SN$  هم‌گذاری مجدد کند که خارج از پنجره ترتیب مجدد و قطعات بایت به ترتیب دنباله  $AMD PDU$  با  $SN=VR(R)$  قرار می‌گیرد، سرآیندهای RLC را در حین انجام این کار حذف کند و  $RLC SDU$  های هم‌گذاری مجدد شده را اگر قبلاً تحويل داده نشده‌اند، به ترتیب صعود  $SN$  به لایه‌های بالاتر تحويل دهد
  - اگر  $t$ -Reordering در حال اجرا باشد:
    - اگر  $VR(X) = VR(R)$  باشد، یا
    - اگر  $VR(X)$  خارج از پنجره دریافت قرار گیرد و  $VR(X)$  برابر با  $VR(MR)$  نباشد:
      - اگر  $t$ -Reordering را متوقف و بازنیانی کند
  - اگر  $t$ -Reordering در حال اجرا نباشد (شامل حالتی که دلیل فعالیت‌های فوق متوقف شده است):

۰ اگر  $VR(H) > VR(R)$  باشد:

▪  $t$ -Reordering را آغاز کند.

▪  $VR(H)$  را برابر با  $VR(X)$  تنظیم کند.

۴-۲-۳-۵ فعالیت‌ها هنگامی که  $t$ -Reordering منقضی شود

هنگامی که  $t$ -Reordering منقضی شود، سمت گیرنده هستار AM RLC باید:

- $SN \geq VR(X)$  با AMD PDU را به اولین  $SN$  بروز رسانی کند که برای آن تمامی قطعات

بایت دریافت نشده‌اند

- اگر  $VR(H) > VR(MS)$

◦  $t$ -Reordering را آغاز کند.

◦  $VR(H)$  را برابر با  $VR(X)$  تنظیم کند.

## ۲-۵ رویه‌های ARQ

رویه‌های ARQ تنها توسط یک هستار AM RLC اجرا می‌شوند.

### ۱-۲-۵ ارسال مجدد

سمت فرستنده یک هستار AM RLC می‌تواند برای یک AMD PDU یا قسمتی از AMD PDU از موارد زیر

یک تصدیق منفی (اعلام عدم دریافت توسط هستار AM RLC نظری آن) دریافت کند:

- STATUS PDU از هستار AM RLC نظری آن.

هنگام دریافت یک تصدیق منفی برای یک AMD PDU یا قسمتی از یک AMD PDU توسط از هستار AM RLC نظری آن، سمت فرستنده هستار AM RLC باید:

- اگر  $SN$  متناظر با AMD PDU داخل گستره  $VT(A) \leq SN < VT(S)$  قرار گیرد:

◦ AMD PDU یا قسمتی از AMD PDU را در نظر بگیرید که برای آن یک تصدیق منفی برای

ارسال مجدد دریافت شده است.

هنگامی که یک AMD PDU یا قسمتی از یک AMD PDU برای ارسال مجدد در نظر گرفته شود، سمت فرستنده هستار AM RLC باید:

- اگر AMD PDU برای اولین بار برای ارسال مجدد در نظر گرفته شده است:

◦ AMD PDU مرتبط با RETXCOUNT را برابر با صفر تنظیم کند.

◦ در غیر این صورت، اگر (AMD PDU یا قسمتی از آن که برای ارسال مجدد در نظر گرفته شده است) از

قبل برای ارسال مجدد معلق نباشد، یا قسمتی از آن از قبل برای ارسال مجدد معلق نباشد:

◦ RETX COUNT را افزایش دهد

- اگر  $RETX\_COUNT = maxRetxThreshold$  باشد:

◦ به لایه‌های بالاتر اعلان کند که به بیشینه ارسال مجدد رسیده است.

هنگام ارسال مجدد AMD PDU، سمت فرستنده یک هستار AM RLC باید:

- اگر AMD PDU کاملاً درون مجموع اندازه RLC PDU(های) اعلان شده توسط لایه پایین‌تر در این فرصت ارسال مشخص قرار می‌گیرد:
  - AMD PDU را به همان صورت به لایه پایین‌تر تحويل دهد، مگر برای فیلد P (بهتر است فیلد P مطابق با زیربند ۲-۲-۵ تنظیم شود);
  - در غیر این صورت:
- AMD PDU را قطعه‌بندی کند، یک قطعه AMD PDU جدید را شکل دهد که درون مجموع اندازه RLC PDU(های) اعلان شده توسط لایه پایین‌تر در این فرصت ارسال مشخص قرار می‌گیرد و قطعه AMD PDU جدید را به لایه پایین‌تر تحويل دهد.

هنگام ارسال مجدد قسمتی از یک AMD PDU، سمت فرستنده هستار AM RLC باید:

- این قسمت از AMD PDU را به صورت مورد نیاز قطعه‌بندی کند، یک قطعه AMD PDU جدید را شکل دهد که درون مجموع اندازه RLC PDU(های) اعلان شده توسط لایه پایین‌تر در این فرصت ارسال مشخص قرار می‌گیرد، و قطعه AMD PDU جدید را به لایه پایین‌تر تحويل دهد.

هنگام تشکیل یک قطعه AMD PDU جدید، سمت فرستنده یک هستار AM RLC باید:

- تنها فیلد داده AMD PDU را به فیلد داده قطعه AMD PDU جدید نگاشت کند
- سرآیند قطعه AMD PDU جدید را مطابق با شرح زیربند ۶ تنظیم کند
- فیلد P را مطابق با زیربند ۲-۲-۵ تنظیم کند.

## ۲-۲-۵ سرکشی (بررسی کردن)<sup>۱</sup>

یک هستار AM RLC می‌تواند به منظور فعال‌سازی گزارش‌دهی STATUS در هستار AM RLC نظیر، از آن سرکشی کند.

### ۱-۲-۵ ارسال یک قطعه AMD PDU یا AMD PDU

پیرو هم‌گذاری یک AMD PDU جدید، سمت فرستنده هستار AM RLC باید:

- PDU\_RL\_WITHOUT\_POLL را یک واحد افزایش دهد
- BYT\_WL\_WITHOUT\_POLL را توسط هر بایت جدید عنصر فیلد داده‌ای افزایش دهد که به فیلد داده RLC PDU نگاشت می‌گردد

اگر DU\_WL\_WITHOUT\_POLL  $\geq pollPDU$  باشد، یا

اگر PDU\_WL\_WITHOUT\_POLL  $\geq pollByte$  باشد

- یک سرکشی را همان‌طور که در زیر توضیح داده شده در RLC PDU داده RLC PDU درج کند.

پیرو هم‌گذاری یک قطعه AMD PDU یا AMD PDU، سمت فرستنده یک هستار AM RLC باید:

- اگر حافظه میانی ارسال و حافظه میانی ارسال مجدد بعد از ارسال PDU داده RLC خالی شوند (به استثنای RLC داده PDU ارسال شد کهمنتظر تصدیق هستند)، یا
  - اگر نمی‌توان هیچ PDU داده RLC جدیدی را بعد از ارسال PDU داده RLC منتقل کرد (به عنوان مثال براثر واماندگی<sup>۱</sup> پنجره)
  - یک سرکشی را در PDU داده RLC همان‌طور که در زیر توضیح داده شده درج کند.  
به منظور درج یک سرکشی در یک PDU داده RLC، سمت فرستنده یک هستار AM RLC باید:
    - فیلد P متعلق به PDU داده RLC را برابر با «۱» تنظیم کند
    - PDU\_WITHOUT\_POLL را برابر با صفر تنظیم کند
    - BYTE\_WITHOUT\_POLL را برابر با صفر تنظیم کند.
- بعد از تحويل PDU داده RLC شامل یک سرکشی به لایه پایین‌تر و بعد از افزایش VT(S) اگر ضروری باشد، سمت فرستنده یک هستار AM RLC باید:
- POLL\_SN را برابر با ۱ – VT(S) تنظیم کند.
  - اگر  $t$ -PollRetransmit در حال اجرا نباشد:
    - $t$ -PollRetransmit را آغاز کند.
    - در غیر این صورت:
    - $t$ -PollRetransmit را بازنشانی کند.

## ۲-۲-۲-۵ دریافت یک گزارش STATUS

- پیرو دریافت یک گزارش STATUS از هستار RLC AM گیرنده، سمت فرستنده هستار AM RLC باید:
- اگر گزارش STATUS متشكل از تصدیق مثبت یا منفی برای PDU داده RLC با شماره ترتیب برابر با POLL\_SN باشد:
    - اگر  $t$ -PollRetransmit در حال اجرا باشد:
      - $t$ -PollRetransmit را متوقف و بازنشانی کند.

## ۳-۲-۲-۵ انقضای t-PollRetransmit

- پیرو انقضای  $t$ -PollRetransmit، سمت فرستنده هستار AM RLC باید:
- اگر حافظه میانی ارسال و حافظه میانی ارسال مجدد خالی باشند (به استثنای RLC داده PDU ارسال شده کهمنتظر تصدیق هستند)، یا
  - اگر نمی‌توان هیچ PDU داده RLC جدیدی را ارسال کرد (به طور مثال براثر واماندگی پنجره)
  - SN=VT(S) را برای ارسال مجدد را در نظر بگیرد
  - هر AMD PDU را در نظر بگیرد که به طور مثبت برای ارسال مجدد تصدیق نشده است

- یک سرکشی را همان طور که در زیربند ۱-۲-۵ شرح داده شده در یک PDU داده RLC درج کند.

### ۳-۲-۵ گزارش دهی وضعیت

یک هستار AM RLC به منظور ارائه تصدیق‌های مثبت و/ یا منفی PDU راهنمایی‌ها (قسمتی از آنها)، STATUS PDU را به هستار AM RLC نظریش ارسال می‌کند. RRC این که آیا قرار است تابع ممنوع کردن وضعیت<sup>۱</sup> برای یک هستار AM RLC بکار رود را پیکربندی می‌کند.

فعال‌سازها<sup>۲</sup> برای راهاندازی گزارش STATUS عبارتند از:

- سرکشی از هستار AM RLC نظریه آن
- هنگامی که یک PDU داده RLC با  $SN=x$  و فیلد P برابر با  $<1>$  از لایه پایین‌تر دریافت شود، سمت گیرنده هستار AM RLC باید:

- اگر PDU همان‌طور که در زیربند ۱-۲-۳-۱-۵ مشخص شده کنار گذاشته شده باشد، یا
- اگر  $x < VR(MS)$  یا  $x >= VR(MS)$  باشد:
- یک گزارش STATUS را فعال کند.
- در غیر این صورت:
- فعال‌سازی گزارش STATUS را تا هنگامی به تأخیر اندازد که  $x < VR(MS)$  یا  $x >= VR(MS)$

یادآوری ۱- این امر تضمین می‌کند که گزارش وضعیت RLC بعد از ترتیب مجدد HARQ ارسال می‌شود.

- تشخیص عدم موفقیت دریافت یک PDU داده RLC
- سمت گیرنده یک هستار AM RLC باید یک گزارش STATUS را هنگامی فعال کند که

#### *t-Reordering منقضی می‌شود.*

یادآوری ۲- انقضای *VR(MS) t-Reordering* که قرار است بروز رسانی شود و یک گزارش STATUS که قرار است فعال شود را فعال می‌کند، ولی گزارش STATUS باید بعد از این فعال شود که *VR(MS)* بروز رسانی شود. هنگامی که گزارش STATUS فعال شده باشد، سمت گیرنده هستار AM RLC باید:

- اگر *t-StatusProhibit* در حال اجرا نباشد:
- در اولین فرصت ارسال اعلان شده توسط لایه پایین‌تر، یک STATUS PDU بسازد و آن را به لایه پایین‌تر تحويل دهد.
- در غیر این صورت:

---

1 - Status prohibit  
2 - Triggers

- در اولین فرصت ارسال اعلان شده توسط لایه پایین‌تر بعد از انقضای  $t$ -StatusProhibit، حتی اگر گزارش‌دهی وضعیت چندین بار در حالی فعال شده باشد که  $t$ -StatusProhibit در حال اجرا بوده است، یک تک STATUS PDU را بسازد و آن را به لایه پایین‌تر تحويل دهد.  
هنگامی که یک STATUS PDU به لایه پایین‌تر تحويل داده شده باشد، سمت گیرنده یک هستار AM RLC باید:
  - $t$ -StatusProhibit را آغاز کند.
- هنگام ساخت یک STATUS PDU، هستار AM RLC باید:
  - برای AMD PDUهای با SN با  $VR(R) \leq SN < VR(MS)$  که تاکنون به طور کامل دریافت نشده‌اند، به ترتیب صعود SN متعلق به PDUها و افزایش مرتبه قطعه بایت درون PDUها، با شروع از  $SN = VR(R)$  تا نقطه‌ای که در آن STATUS PDU حاصل شده همچنان درون مجموع اندازه RLC PDU اعلان شده توسط لایه پایین‌تر قرار می‌گیرد:
  - برای یک AMD PDU که برای آن تاکنون هیچ قطعه بایتی دریافت نشده است:
    - در STATUS PDU، یک فیلد SN تصدیق منفی ( $NACK_{SN}^1$ )<sup>۱</sup> را درج کند که برابر با SN متعلق به AMD PDU تنظیم شده است.
    - برای یک دنباله پیوسته از قطعات بایت متعلق به یک AMD PDU که ناقص دریافت شده که تاکنون دریافت نشده است:
      - در STATUS PDU، مجموعه‌ای از NACK\_SN، آغاز SO (SOstart) و خاتمه SO (SOend) را درج کند.
      - را برابر با ACK SN در SN متعلق به RLC PDU بعدی دریافت نشده تنظیم کند که به عنوان از دست رفته در STATUS PDU نتیجه شده مشخص نشده است.

**۳-۵ رویه‌های کنار گذاشتن SDU**  
هنگامی که از لایه‌های بالاتر (یعنی PDCP) کنار گذاشتن یک RLC SDU مشخص اعلان شود، سمت فرستنده یک هستار AM RLC یا هستار UM RLC فرستنده باید در صورتی که تاکنون هیچ قطعه‌ای از اعلان شده به RLC داده PDU نگاشت نشده است، آن را کنار بگذارد.

- ۴-۵ رویه برقراری مجدد**  
برقراری مجدد RLC پیرو درخواست RRC انجام می‌گیرد و این تابع برای هستارهای UM، AM و TM RLC و کاربردی است.
- هنگامی که RRC اعلان کند که بهتر است یک هستار RLC مجدد برقرار شود، هستار RLC باید:
  - اگر یک هستار TM RLC فرستنده است:

- تمامی RLC SDU‌ها را کنار بگذارد
  - اگر یک هستار UM RLC گیرنده باشد:
- هر گاه ممکن باشد، SDU RLC‌ها را از SN<VR(UH) های با UMD PDU های با هم‌گذاری مجدد کند، سرآیندهای RLC را در حین انجام این کار حذف کند و تمامی RLC SDU های هم‌گذاری مجدد شده را اگر قبلاً تحویل داده نشده‌اند به ترتیب صعود RLC SN به لایه‌های بالاتر تحویل دهد، و
- تمامی UMD PDU باقیمانده را کنار بگذارد
  - اگر یک هستار UM RLC فرستنده است:
- تمامی RLC SDU‌ها را کنار بگذارد
  - اگر یک هستار AM RLC است:
- هر گاه ممکن باشد، SDU RLC‌ها را از هر کدام از UMD PDU های با SN<VR(UH) در سمت گیرنده هم‌گذاری مجدد کند، سرآیندهای RLC را در حین انجام این کار حذف کند و تمامی RLC SDU های هم‌گذاری مجدد شده را اگر قبلاً تحویل داده نشده‌اند به ترتیب صعود RLC SN به لایه‌های بالاتر تحویل دهد، و
- AMD PDU های باقیمانده و قطعات بایت AMD PDU‌ها را در سمت گیرنده کنار بگذارد
- تمامی RLC SDU ها و AMD PDU ها در سمت فرستنده کنار بگذارد
- تمامی PDU های واپایش RLC را کنار بگذارد
  - تمامی زمان‌سنج‌ها را متوقف و آنها را بازنشانی کند
  - تمامی متغیرهای وضعیت را به مقادیر اولیه بازنشانی کند.

## ۵-۵ مدیریت داده پروتکل نامعلوم، پیش‌بینی‌نشده و دارای خطأ

- دریافت PDU با مقادیر غیر معتبر یا ذخیره شده هنگامی که یک هستار RLC PDU را دریافت کند که حاوی مقادیر غیر معتبر یا ذخیره شده است، هستار RLC باید:
  - دریافت شده را کنار بگذارد.

## ۶ پارامترها، قالب‌ها و واحدهای داده پروتکل

- واحدهای داده پروتکل
  - می‌توان RLC PDU را بصورت RLC‌های داده RLC و PDU‌های واپایش RLC رده‌بندی کرد. هستارهای AM RLC و UM RLC از RLC‌های داده PDU در زیربند ۱-۶ برای انتقال PDU‌های لایه‌های بالاتر (به TM)

عبارتی RLC SDU از AM RLC PDU های واپایش RLC در زیربند ۲-۱-۶ برای انجام رویه های ARQ استفاده می کند.

#### ۱-۱-۶ RLC داده PDU

##### الف) TMD PDU

برای انتقال PDU های لایه های بالاتر توسط یک هستار TM RLC بکار می رود.

##### ب) UMD PDU

برای انتقال PDU های لایه های بالاتر توسط یک هستار UM RLC بکار می رود.

##### ج) AMD PDU

AMD PDU برای انتقال PDU های لایه های بالاتر توسط یک هستار AM RLC به کار می رود. از زمانی استفاده می شود که هستار AM RLC (بخشی از) RLC SDU را برای اولین بار ارسال می کند یا هنگامی که هستار AMD PDU یک AM RLC را بدون الزام به اجرای قطعه بندی مجدد ارسال می کند.

##### د) قطعه AMD PDU

قطعه AMD PDU برای انتقال PDU های لایه های بالاتر توسط یک هستار AM RLC بکار گرفته می شود. از این قطعه هنگامی استفاده می شود که نیاز است هستار AM RLC قسمتی از AMD PDU را مجدداً منتقل کند.

#### ۲-۱-۶ RLC واپایش

##### الف) STATUS PDU

سمت گیرنده یک هستار AM RLC از STATUS PDU برای مطلع کردن هستار نظیر AM RLC درباره RLC استفاده می کند که با موفقیت دریافت شده اند، و PDU های داده RLC که مفقود شدن آنها توسط سمت گیرنده هستار AM RLC آشکار می شود.

#### ۲-۶ پارامترها و قالبها

قالب های RLC PDU در زیربند ۲-۱-۶ توضیح داده شده اند و پارامترهای آنها در زیربند ۲-۲-۶ شرح داده می شوند.

#### ۲-۶-۱ قالبها

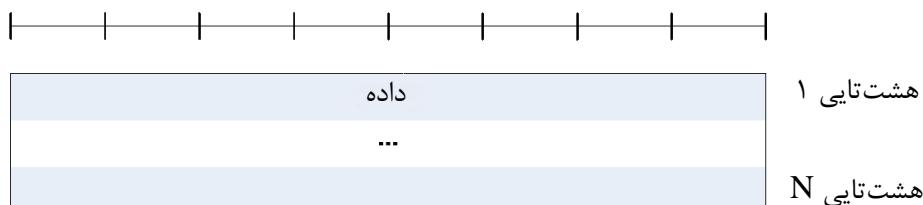
##### ۱-۱-۲-۶ کلیات

یک رشته بیت است. در شکل های زیربند ۲-۱-۶ تا ۲-۱-۶ رشته های بیت به وسیله جداولی نمایش داده می شوند که در آن با ارزش ترین بیت، سمت چپ ترین بیت اولین خط جدول است و کم ارزش ترین بیت، سمت راست ترین بیت در خط آخر جدول است و به صورت کلی تر، رشته بیت از سمت چپ به راست و سپس به ترتیب قرائت خطوط خوانده می شود.

RLC SDU ها رشته‌های بیتی می‌باشند که به لحاظ طول بایت همتراز شده‌اند (به عبارتی مضربی از ۸ بیت می‌باشند). یک RLC SDU درون یک RLC PDU از اولین بیت به بعد درج می‌شود.

#### ۲-۱-۶ رشته بیت TMD PDU

TMD PDU متشکل از تنها یک فیلد داده است و شامل هیچ سرآیند RLC نمی‌باشد.



شکل ۵ TMD PDU

#### ۳-۱-۶ رشته بیت UMD PDU

UMD PDU متشکل از یک فیلد داده و یک سرآیند UMD PDU است.

سرآیند UMD PDU متشکل از یک بخش ثابت (فیلدهایی که برای هر UMD PDU حضور دارند) و یک بخش توسعه می‌باشد (فیلدهایی که در صورت لزوم برای یک UMD PDU حضور دارند). قسمت ثابت سرآیند UMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از یک FI، یک E و یک SN است. بخش توسعه سرآیند UMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از E(ها) و LI(ها) است.

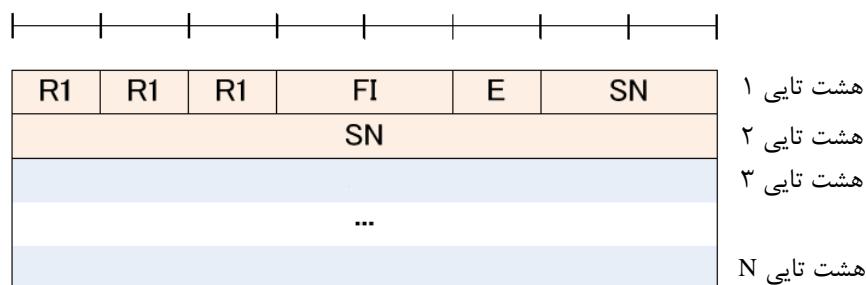
RRC، یک هستار UM RLC را به منظور استفاده از یک SN با طول ۵ بیت یا یک SN با طول ۱۰ بیت پیکربندی می‌کند. هنگامی که SN با طول ۵ بیت پیکربندی می‌شود، طول بخش ثابت سرآیند UMD PDU برابر با یک بایت است. هنگامی که SN با طول ۱۰ بیت پیکربندی می‌شود، بخش ثابت سرآیند UMD PDU با بخش ثابت سرآیند AMD PDU یکسان است، مگر برای فیلدهای واپایش / داده (D/C)<sup>۱</sup>، RF و P که همگی با فیلدهای R1 جایگزین می‌شوند. بخش توسعه سرآیند UMD PDU با بخش توسعه سرآیند AMD PDU یکسان است (بدون توجه به اندازه SN پیکربندی شده).

یک سرآیند UMD PDU تنها هنگامی دارای یک بخش توسعه است که بیش از یک عنصر فیلد داده در UMD PDU موجود باشد، که در آن صورت یک E و LI برای هر عنصر فیلد داده به جز آخرین مورد حضور دارد. بعلاوه، هنگامی که یک سرآیند UMD PDU شامل تعداد فردی از LI(ها) باشد، چهار بیت لایه‌گذاری<sup>۲</sup> بعد از آخرین LI می‌آید.

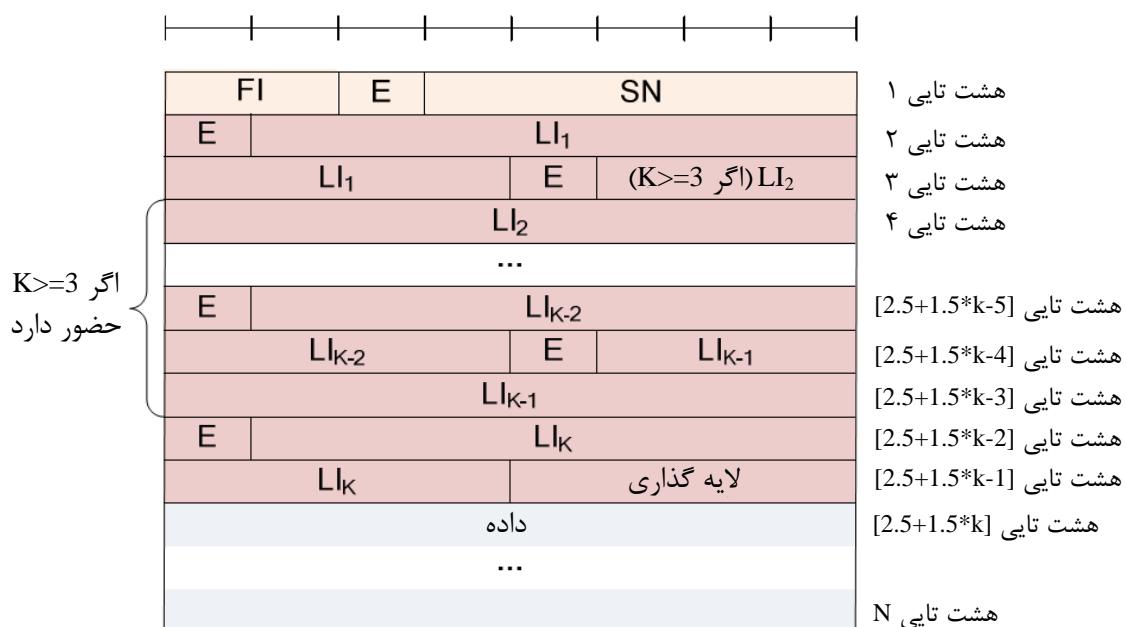
1 - Data/ Control  
2 - Padding



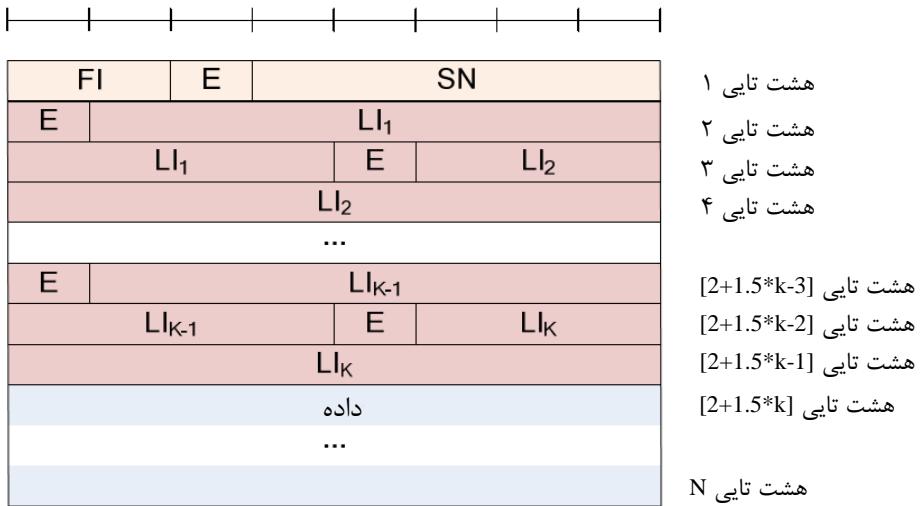
شکل -۶ SN با طول ۵ بیت (بدون LI)



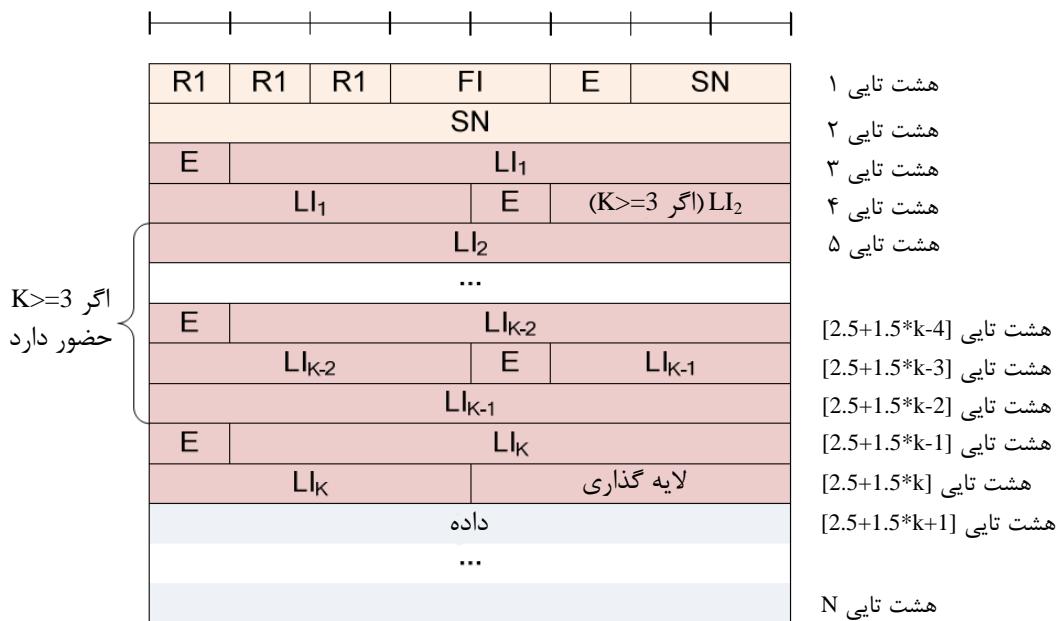
شکل -۷ SN با طول ۱۰ بیت (بدون LI)



شکل -۸ SN با طول ۵ بیت (تعداد فردی از LIها، یعنی ...)



شکل ۹ - UMD PDU با SN با طول ۵ بیت (تعداد زوج LI ها یعنی ...)



شکل ۱۰ - UMD PDU با SN با طول ۱۰ بیت (تعداد فرد LI ها یعنی ...)

The diagram illustrates the structure of an AMD PDU frame. It consists of a sequence of bits represented by vertical bars. The frame is divided into several fields:

- Initial Fields:** R1, R1, R1, FI, E, SN.
- SN Field:** A group of bits labeled "SN".
- E and LI Fields:** A repeating pattern where each group starts with an "E" bit followed by a "LI" field. The "LI" fields are labeled  $LI_1, LI_2, \dots, LI_{k-1}, LI_k$ .
- Padding and Final Fields:** Ellipses "...", a "Dadhe" (data) field, and ellipses "...".
- Final SN Field:** A final "SN" field.
- Bit Labels:** To the right of the frame, bit labels are listed corresponding to specific bits:
  - Bit 1: هشت تایی ۱
  - Bit 2: هشت تایی ۲
  - Bit 3: هشت تایی ۳
  - Bit 4: هشت تایی ۴
  - Bit 5: هشت تایی ۵
  - Bit  $[2+1.5*k-2]$ : هشت تایی  $[2+1.5*k-2]$
  - Bit  $[2+1.5*k-1]$ : هشت تایی  $[2+1.5*k-1]$
  - Bit  $[2+1.5*k]$ : هشت تایی  $[2+1.5*k]$
  - Bit  $[2+1.5*k+1]$ : هشت تایی  $[2+1.5*k+1]$
  - Bit N: هشت تایی N

شکل ۱۱ - UMD PDU با SN با طول ۱۰ بیت (تعداد زوج LIها، یعنی ...  $K = 2, 4, 6, \dots$ )

#### ۴-۱-۲-۶ AMD PDU رشته بیت

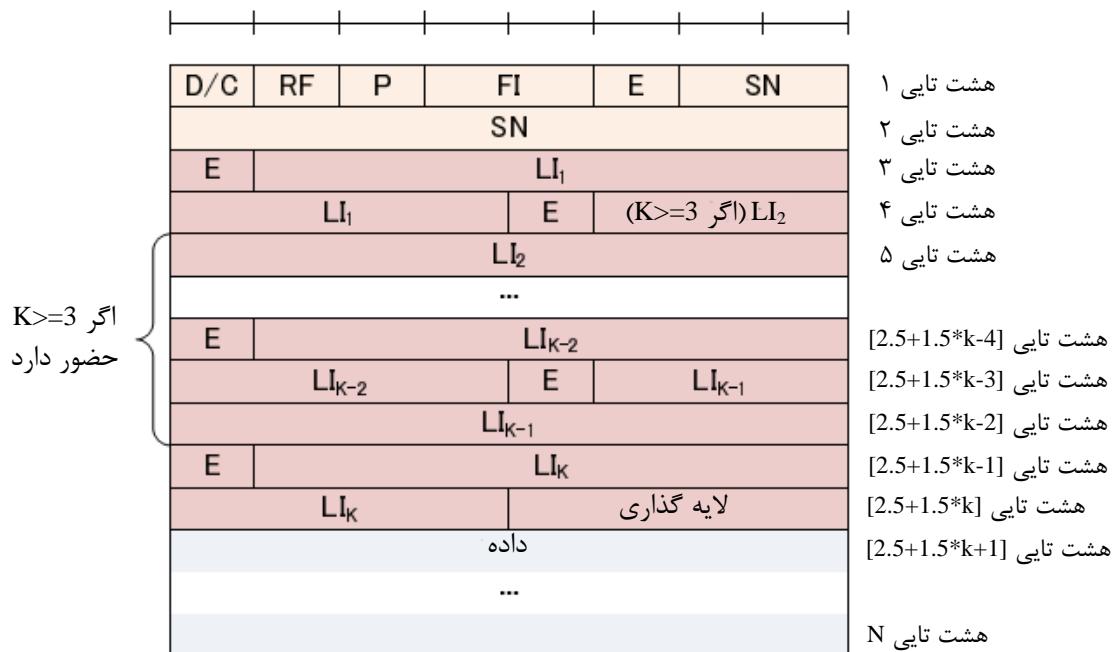
AMD PDU متشکل از یک فیلد داده و یک سرآیند AMD PDU است. سرآیند AMD PDU متشکل از یک بخش ثابت (فیلدهایی که برای هر AMD PDU حضور دارند) و یک بخش توسعه میباشد (فیلدهایی که برای یک AMD PDU در صورت ضرورت حضور دارند). بخش ثابت سرآیند AMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از یک D/C، یک RF، یک P، یک FI و یک SN است. بخش توسعه سرآیند AMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از E(ها) و LI(ها) میباشد.

یک سرآیند AMD PDU تنها زمانی شامل یک بخش توسعه است که بیش از یک عنصر فیلد داده در UMD PDU موجود باشد که در آن صورت یک E و LI برای هر عنصر فیلد داده مگر آخرین مورد حضور دارد. بعلاوه، هنگامی که یک سرآیند AMD PDU شامل تعداد فردی از LI(ها) است و طول فیلد LI برابر ۱۱ بیت باشد، چهار بیت لایه‌گذاری بعد از آخرین LI می‌آید.

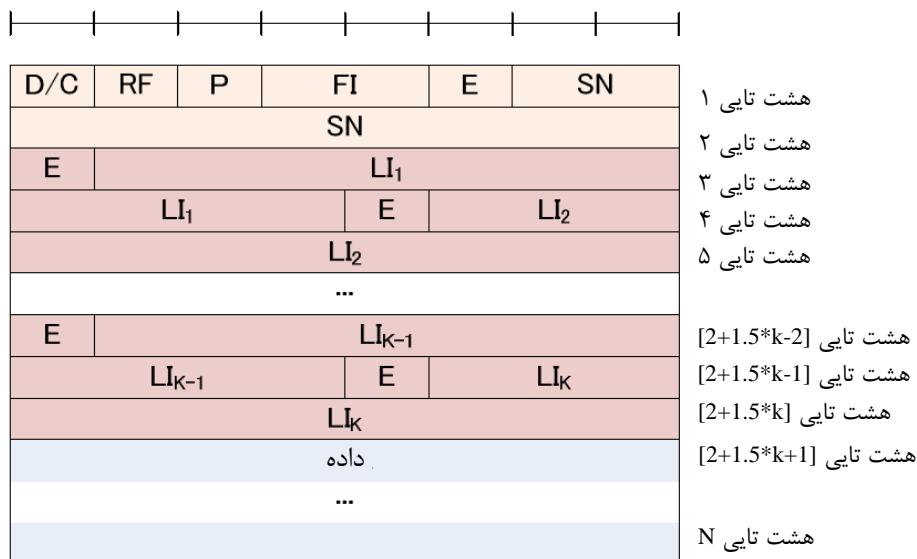
The diagram illustrates the structure of an AMD PDU frame. It consists of a sequence of bits represented by vertical bars. The frame is divided into several fields:

- Initial Fields:** D/C, RF, P, FI, E, SN.
- SN Field:** A group of bits labeled "SN".
- Dadhe Field:** A group of bits labeled "Dadhe".
- Ellipsis:** Ellipses "...".
- Final SN Field:** A final "SN" field.
- Bit Labels:** To the right of the frame, bit labels are listed corresponding to specific bits:
  - Bit 1: هشت تایی ۱
  - Bit 2: هشت تایی ۲
  - Bit 3: هشت تایی ۳
  - Bit N: هشت تایی N

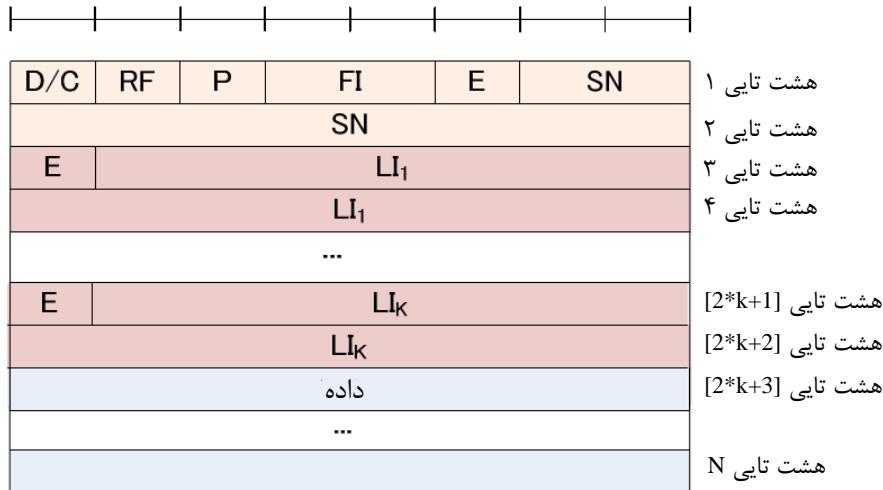
شکل ۱۲ - AMD PDU (طول فیلد LI برابر با ۱۱ بیت است) (بدون LI).



شکل ۱۳ AMD PDU -۱۳ (طول فیلد LI برابر با ۱۱ بیت است) (تعداد فرد LIها یعنی ...  $K = 1, 3, 5, \dots$ )



شکل ۱۴ AMD PDU -۱۴ (طول فیلد LI برابر با ۱۱ بیت است) (تعداد زوج LIها یعنی ...  $K = 2, 4, 6, \dots$ )

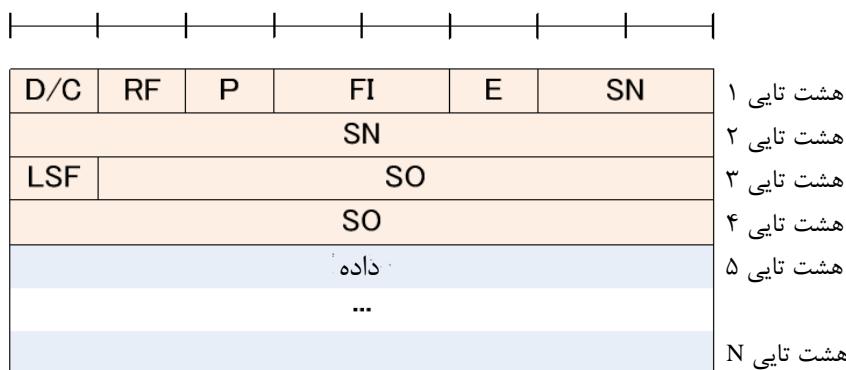


شکل ۱۵ - AMD PDU (طول فیلد LI برابر با ۱۵ بیت است)

#### AMD PDU ۵-۱-۲-۶ قطعه

قطعه AMD PDU متشکل از یک فیلد داده و یک سرآیند قطعه AMD PDU است. سرآیند قطعه AMD PDU متشکل از یک قسمت ثابت (فیلد هایی که برای هر قطعه AMD PDU حضور دارند) و یک بخش توسعه می باشد (فیلد هایی که برای یک قطعه AMD PDU در صورت ضرورت حضور دارند). قسمت ثابت سرآیند قطعه AMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از یک D/C، یک P، یک RF، یک FI، یک E، یک SN، یک LSF و یک SO است. بخش توسعه سرآیند قطعه AMD PDU خود به لحاظ بایتی همتراز شده است و متشکل از E(ها) و LI(ها) می باشد.

یک سرآیند قطعه AMD PDU تنها زمانی شامل یک بخش توسعه است که بیش از یک عنصر فیلد داده در UMD PDU موجود باشد که در آن صورت یک E و LI برای هر عنصر فیلد داده مگر آخرین مورد حضور دارد. بعلاوه، هنگامی که یک سرآیند UMD PDU شامل تعداد فردی از LI(ها) است و طول فیلد LI برابر ۱۱ بیت باشد، چهار بیت لایه گذاری بعد از آخرین LI می آید.



شکل ۱۶ - قطعه AMD PDU (بدون LI).

D/C	RF	P	FI	E	SN	هشت تایی ۱							
SN						هشت تایی ۲							
LSF	SO					هشت تایی ۳							
SO						هشت تایی ۴							
E	LI <sub>1</sub>					هشت تایی ۵							
LI <sub>1</sub>		E	(K>=3) اگر LI <sub>2</sub>			هشت تایی ۶							
LI <sub>2</sub>						هشت تایی ۷							
...													
E	LI <sub>K-2</sub>					هشت تایی [4.5+1.5*k-4]							
LI <sub>K-2</sub>		E	LI <sub>K-1</sub>			هشت تایی [4.5+1.5*k-3]							
LI <sub>K-1</sub>						هشت تایی [4.5+1.5*k-2]							
E	LI <sub>K</sub>					هشت تایی [4.5+1.5*k-1]							
LI <sub>K</sub>		لایه گذاری داده				هشت تایی [4.5+1.5*k]							
...						هشت تایی [4.5+1.5*k+1]							
						N هشت تایی							

شکل ۱۷ - قطعه AMD PDU (طول فیلد LI برابر با ۱۱ بیت است) (تعداد فرد LIها یعنی ... .(K = 1,3, 5,...).

D/C	RF	P	FI	E	SN	هشت تایی ۱			
SN						هشت تایی ۲			
LSF	SO					هشت تایی ۳			
SO						هشت تایی ۴			
E	LI <sub>1</sub>					هشت تایی ۵			
LI <sub>1</sub>		E	LI <sub>2</sub>			هشت تایی ۶			
LI <sub>2</sub>						هشت تایی ۷			
...									
E	LI <sub>K-1</sub>					هشت تایی [4+1.5*k-2]			
LI <sub>K-1</sub>		E	LI <sub>K</sub>			هشت تایی [4+1.5*k-1]			
LI <sub>K</sub>						هشت تایی [4+1.5*k]			
داده						هشت تایی [4+1.5*k+1]			
...									
						N هشت تایی			

شکل ۱۸ - قطعه AMD PDU (طول فیلد LI برابر با ۱۱ بیت است) (تعداد زوج LIها یعنی ... .(K = 2,4,6,...).

D/C	RF	P	FI	E	SN
SN					
LSF	SO				
SO					
E	LI <sub>1</sub>				
LI <sub>1</sub>					
...					
E	LI <sub>k</sub>				
LI <sub>k</sub>					
داده					
...					

هشت تایی ۱  
هشت تایی ۲  
هشت تایی ۳  
هشت تایی ۴  
هشت تایی ۵  
هشت تایی ۶  
هشت تایی [۲\*k+۳]  
هشت تایی [۲\*k+۴]  
هشت تایی [۲\*k+۵]  
هشت تایی N

شکل ۱۹ - قطعه AMD PDU (طول فیلد LI برابر با ۱۵ بیت است).

#### ۶-۱-۶ رشته بیت STATUS PDU

RLC STATUS PDU متشکل از یک شناسانه پروتکل بار مفید<sup>۱</sup> STATUS PDU و یک سرآیند PDU واپایش RLC است.

سرآیند PDU واپایش RLC متشکل از یک فیلد D/C و نوع PDU واپایش (CPT)<sup>۲</sup> است. شناسانه پروتکل بار مفید STATUS PDU از اولین بیت پس از سرآیند RLC آغاز می‌شود و متشکل از یک فیلد SN تصدیق (ACK\_SN)<sup>۳</sup> و یک E1، صفر یا چند مجموعه از NACK SN، یک E1 و یک E2 و در صورت امکان مجموعه‌ای از یک SOstart و یک SOend برای هر NACK\_SN است. هنگامی که لازم باشد، یک تا هفت بیت لایه‌گذاری در انتهای STATUS PDU جهت دستیابی به تراز هشت‌تایی درج می‌شوند.

D/C	CPT	ACK_SN		
ACK_SN				
NACK_SN				
E1	E2	NACK_SN		
NACK_SN				
E1	E2	E1	E2	
SOstart				
SOstart			SOend	
SOend			NACK_SN	
SOend			...	

هشت تایی ۱  
هشت تایی ۲  
هشت تایی ۳  
هشت تایی ۴  
هشت تایی ۵  
هشت تایی ۶  
هشت تایی ۷  
هشت تایی ۸  
هشت تایی ۹

شکل ۲۰ - STATUS PDU

1 - Payload  
2 - Control PDU Type  
3 - Acknowledgement SN

## ۲-۲-۶ پارامترها

### ۱-۲-۲-۶ کلیات

در تعریف هر فیلد در زیربندهای ۲-۲-۶ تا ۱۹-۲-۶، بیت‌ها در پارامترهایی نمایش می‌یابند که در آن اولین و مهم‌ترین بیت، سمت چپ‌ترین بیت است و آخرین و کم اهمیت‌ترین بیت، سمت راست‌ترین بیت است. مگر به گونه دیگری ذکر شده باشد، اعداد صحیح بصورت کدگذاری دودویی<sup>۱</sup> استاندارد برای اعداد صحیح بدون علامت کدگذاری می‌شوند.

### ۲-۲-۶ فیلد داده

عناصر فیلد داده، به ترتیبی که در فرستنده به هستار RLC می‌رسند به فیلد داده نگاشت می‌شوند. برای :AMD PDU، UMD PDU، TMD PDU

- درشتدانگی<sup>۲</sup> اندازه فیلد داده یک بایت است
- بیشینه اندازه فیلد داده، بیشینه اندازه TB منهای کمینه مجموع اندازه سرآیند MAC PDU و کمینه اندازه سرآیند RLC PDU است.

برای TMD PDU

- تنها می‌توان یک RLC SDU را به فیلد داده یک TMD PDU نگاشت کرد.  
برای قطعه AMD PDU، UMD PDU و AMD PDU
- می‌توان هر کدام از موارد زیر را به فیلد داده یک قطعه AMD PDU، UMD PDU، AMD PDU یا

نگاشت کرد

- هیچگونه قطعه RLC SDU و یک یا چند RLC SDU
- یک یا دو قطعه RLC SDU و هیچگونه یا چند RLC SDU
- قطعات RLC SDU به آغاز یا انتهای فیلد داده نگاشت می‌شوند
- یک قطعه RLC SDU یا RLC SDU بزرگ‌تر از ۲۰۴۷ هشت‌تایی برای LI با طول ۱۱ بیت را تنها می‌توان به انتهای فیلد داده نگاشت کرد
- هنگامی که دو قطعه RLC SDU وجود دارند، به RLC SDU‌های مختلف تعلق دارند.

### ۳-۲-۲-۶ SN فیلد

طول: ۱۰ بیت برای قطعات AMD PDU و AMD PDU. ۵ بیت یا ۱۰ بیت (قابل پیکربندی) برای UMD PDU

فیلد SN، شماره دنباله UMD AMD PDU یا AMD PDU متناظر را مشخص می‌کند. برای یک قطعه AMD PDU، فیلد SN شماره دنباله AMD PDU اصلی را مشخص می‌کند که از آن قطعه AMD PDU ساخته شده است. شماره دنباله، برای هر AMD PDU یا UMD یک واحد افزایش می‌یابد.

1 - Binary

2 - Granularity

#### ۴-۲-۲-۶ فیلد بیت E

طول: یک بیت

فیلد E مشخص می‌کند که آیا فیلد داده در ادامه می‌آید یا مجموعه‌ای از فیلد E و فیلد LI در ادامه می‌آید.  
تفسیر فیلد E در جدول ۱ و جدول ۲ آورده شده است.

جدول ۱- تفسیر فیلد E (برای فیلد E در بخش ثابت سرآیند)

شرح	مقدار
فیلد داده در ادامه هشتتاپی می‌آید که به دنبال بخش ثابت سرآیند می‌آید	صفر
مجموعه‌ای از فیلدهای E و فیلد LI در ادامه هشتتاپی می‌آید که بعد از بخش ثابت سرآیند می‌آید	یک

جدول ۲- تفسیر فیلد E (برای فیلد E در بخش توسعه سرآیند)

شرح	مقدار
فیلد داده در ادامه هشتتاپی می‌آید که به دنبال فیلد LI به دنبال فیلد E می‌آید.	صفر
مجموعه‌ای از فیلدهای E و فیلد LI از بیت بعد از فیلد LI به دنبال این فیلد E می‌آید.	یک

#### ۵-۲-۲-۶ LI فیلد

طول: ۱۱ بیت برای RLC UM، ۱۱ بیت یا ۱۵ بیت برای RLC AM طول فیلد LI برای RLC AM توسط لایه‌های بالاتر پیکربندی می‌شود.

فیلد LI، طول عنصر فیلد داده منتظر موجود در PDU داده RLC تحويل داده شده/ دریافت شده توسط یک هستار RLC یا AM را بر حسب بایت مشخص می‌کند. اولین LI موجود در سرآیند PDU داده RLC با اولین عنصر اولین فیلد داده موجود در فیلد داده RLC منتظر است، دومین LI موجود در سرآیند PDU داده RLC با دومین عنصر فیلد داده موجود در فیلد داده PDU داده RLC منتظر است و الی آخر. مقدار صفر ذخیره شده است.

#### ۶-۲-۲-۶ FI فیلد

طول: ۲ بیت

فیلد FI مشخص می‌کند که آیا یک RLC SDU در آغاز و/ یا در انتهای فیلد داده قطعه‌بندی شده است. به طور خاص، فیلد FI مشخص می‌کند که آیا اولین بایت فیلد داده با اولین بایت یک RLC SDU منتظر است، و آیا آخرین بایت فیلد داده با آخرین بایت RLC SDU منتظر است. تفسیر فیلد FI در جدول ۳ آورده شده است.

جدول ۳- تفسیر فیلد FI

شرح	مقدار
اولین بایت فیلد داده با اولین بایت یک RLC SDU منتظر است.	
آخرین بایت فیلد داده با آخرین بایت یک RLC SDU منتظر است.	۰۰

جدول ۳ - ادامه

01	<p>اولین بایت فیلد داده با اولین بایت یک RLC SDU متناظر است.</p> <p>آخرین بایت فیلد داده با آخرین بایت یک RLC SDU متناظر نیست.</p>
10	<p>اولین بایت فیلد داده با اولین بایت یک RLC SDU متناظر نیست.</p> <p>آخرین بایت فیلد داده با آخرین بایت یک RLC SDU متناظر است.</p>
11	<p>اولین بایت فیلد داده با اولین بایت یک RLC SDU متناظر نیست.</p> <p>آخرین بایت فیلد داده با آخرین بایت یک RLC SDU متناظر نیست.</p>

٦-٢-٧ فیلد SO

طول: ۱۵ بیت

فیلد SO، موقعیت قطعه AMD PDU را بر حسب بایت درون AMD PDU اصلی مشخص می کند. به طور خاص، فیلد SO موقعیتی را درون فیلد داده AMD PDU اصلی مشخص می کند که اولین بایت فیلد داده قطعه AMD PDU متناظر با آن است. به اولین بایت در فیلد داده AMD PDU اصلی توسط مقدار فیلد SO برابر با «0000000000000000» ارجاع می شود، یعنی شماره گذاری از صفر آغاز می شود.

LSF ٦-٢-٨ فلد

طواز: ۱ بیت

فیلد LSF مشخص می‌کند که آیا آخرین بایت قطعه AMD PDU با آخرین بایت AMD PDU متناظر است. تفسیر فیلد LSF در جدول ۴ آورده شده است.

جدول ٤- تفسير فلد LSF

مقدار	شرح
صفر	آخرین بایت قطعه AMD PDU با آخرین بایت AMD PDU متناظر نیست
یک	آخرین بایت قطعه AMD PDU با آخرین بایت AMD PDU متناظر است

D/C ٦-٢-٩

طول: یک پیت

فیلد D/C مشخص می‌کند که آیا RLC PDU یک RLC و پایش PDU داده RLC است. تفسیر فیلد D/C در جدول ۵ آورده می‌شود.

## جدول ٥ - تفسير فيلد D/C

مقدار	شرح	
صفر	PDU واپایش	
یک	PDU داده	

## RF فیلد ۶-۲-۲-۱

طول: یک بیت

فیلد RF مشخص می‌کند که آیا RLC PDU یا AMD PDU است. تفسیر فیلد RF در جدول ۶ آورده شده است.

جدول ۶- تفسیر فیلد RF

شرح	مقدار
AMD PDU	۰
قطعه	۱

## ۱۱-۲-۲-۲ فیلد بیت سرکشی (P)

طول: یک بیت

فیلد P مشخص می‌کند که آیا سمت فرستنده هستار AM RLC یک گزارش STATUS از هستار نظریش درخواست می‌کند. تفسیر فیلد P در جدول ۷ آورده شده است.

جدول ۷- تفسیر فیلد P

شرح	مقدار
گزارش وضعیت درخواست نشده است	۰
گزارش وضعیت درخواست شده است	۱

## ۱۲-۲-۲-۲ فیلد ذخیره شده ۱(R1)<sup>۱</sup>

طول: یک بیت

فیلد R1 یک فیلد ذخیره شده برای این استاندارد است. هستار فرستنده باید فیلد R1 را برابر با «صفر» تنظیم کند. هستار گیرنده باید این فیلد را نادیده بگیرد.

## ۱۳-۲-۲-۲ فیلد CPT

طول: ۳ بیت

فیلد CPT، نوع PDU واپایش RLC را مشخص می‌کند. تفسیر فیلد CPT در جدول ۸ آورده شده است.

جدول ۸- تفسیر فیلد CPT

شرح	مقدار
STATUS PDU	000
(برای این استاندارد از پروتکل، هستار گیرنده، PDU‌های با این کدگذاری را کنار خواهد گذاشت) ذخیره شده	001-111

## ۱۴-۲-۲-۶ فیلد ACK\_SN

طول: ۱۰ بیت

فیلد ACK\_SN داده RLC دریافت نشده بعدی را مشخص می‌کند که در PDU به عنوان از دست رفته گزارش نمی‌شود. هنگامی که سمت فرستنده هستار AM RLC یک STATUS PDU دریافت می‌کند، تفسیر می‌کند که هستار AM RLC نظیر آن تمامی AMD PDU ها تا اما نه شامل STATUS AMD PDU با SN=ACK\_SN AMD PDU را دریافت کرده است، به استثنای AMD PDU های اعلان شده در PDU با SOstart و ACK\_SN قسمت‌هایی از AMD PDU هایی که در STATUS PDU با ACK\_SN و SOend اعلان شده‌اند.

## ۱۵-۲-۲-۶ فیلد بیت ۱ توسعه (E1)<sup>۱</sup>

طول: یک بیت

فیلد E1 این را مشخص می‌کند که آیا مجموعه‌ای از E1 NACK SN، E1 و E2 در ادامه می‌آید یا خیر. تفسیر فیلد E1 در جدول ۹ آورده می‌شود.

جدول ۹ - تفسیر فیلد E1

مقدار	شرح
صفر	مجموعه‌ای از E1 NACK SN، E1 و E2 در ادامه نمی‌آید.
یک	مجموعه‌ای از E1 NACK SN، E1 و E2 در ادامه نمی‌آید.

## ۱۶-۲-۲-۶ فیلد NACK\_SN

طول: ۱۰ بیت

فیلد NACK\_SN خود SN متعلق به AMD PDU (یا قسمت‌هایی از آن) را مشخص می‌کند که به صورت از دست رفته در سمت گیرنده هستار AM RLC تشخیص داده شده است.

## ۱۷-۲-۲-۶ فیلد بیت ۲ پسوند (E2)<sup>۲</sup>

طول: یک بیت

فیلد E2 مشخص می‌کند که آیا مجموعه‌ای از SOstart و SOend در ادامه می‌آید. تفسیر فیلد E2 در جدول ۱۰ آورده شده است.

جدول ۱۰ - تفسیر فیلد E2

مقدار	شرح
صفر	مجموعه‌ای از SOstart و SOend برای این NACK SN در ادامه نمی‌آید
یک	مجموعه‌ای از SOstart و SOend برای این NACK SN در ادامه می‌آید

1 - Extension bit 1  
2 - Extension bit 2

سٹارٹ فیلڈ ۲-۲-۱۸

طول: ۱۵ بیت

فیلد SOstart (به همراه فیلد SOend)، قسمتی از AMD PDU با SN=NACK\_SN (که NACK\_SN را مشخص می‌کند) به آن مرتبط است) را نشان می‌دهد که در سمت گیرنده هستار RLC AM تشخیص داده شده و از SOstart دست رفته است. به طور خاص، فیلد SOstart، موقعیت اولین بایت قسمت AMD PDU را در فیلد داده AMD PDU بر حسب بایت نشان می‌دهد. به اولین بایت در فیلد داده AMD PDU اصلی توسط مقدار فیلد SOstart پرداخت می‌شود، یعنی شماره گذاری از صفر آغاز می‌شود.

سے ۲-۲-۱۹ فیلڈ ائند SO

طول: ۱۵ بیت

فیلد SOend (به همراه فیلد SOstart) قسمتی از AMD PDU با SN=NACK\_SN است. به همراه فیلد SOend، گیرنده هستار RLC AM تشخیص داده شده و از SOend به آن مرتبط است) را مشخص می کند که در سمت گیرنده هستار AM دست رفته است. به طور خاص، فیلد SOend موقعیت آخرین بایت بخشی از AMD PDU را درون فیلد داده AMD PDU بر حسب بایت مشخص می کند. به اولین بایت در فیلد داده AMD PDU اصلی توسط مقدار فیلد SOend برابر با «0000000000000000» ارجاع داده می شود، یعنی شماره گذاری از صفر آغاز می شود. مقدار AMD مخصوص «1111111111111111»، برای اعلان این موضوع بکار می رود که قسمت از دست رفته AMD PDU، شامل تمامی بایت ها تا آخرین بایت AMD PDU است.

## ۷ متغیرها، ثابت‌ها و زمان‌سنج‌ها

۱-۷ متغیرهای وضعیت

این زیربند، متغیرهای وضعیت مورد استفاده در هستارهای AM و UM را به منظور مشخص کردن پروتکل RLC توصیف می‌کند. متغیرهای وضعیت تعریف شده در این زیربند، اجباری هستند.

تمامی متغیرهای وضعیت و تمامی شمارنده‌ها اعداد صحیح غیرمنفی می‌باشند.

تمامی متغیرهای وضعیت مرتبط با انتقال داده AM، می‌توانند مقادیر بین صفر تا ۱۰۲۳ را اختیار کنند. تمامی عملیات ریاضی گنجانده شده در این استاندارد برای متغیرهای وضعیت مرتبط با انتقال داده AM، تحت تاثیر بیمانه AM قرار می‌گیرند (یعنی، مقدار نهایی = [عملیات حاصل، از: مقدار نهایی، به بیمانه ۱۰۲۴]).

تمامی متغیرهای وضعیت مرتبط با انتقال داده UM می‌توانند مقادیری بین صفر تا  $[1 - 2^{sn-FieldLength}]$  را اختیار کنند. تمامی عملیات ریاضی گنجانده شده در این استاندارد برای متغیرهای وضعیت مرتبط با انتقال داده UM، تحت تأثیر پیمانه UM قرار می‌گیرند (یعنی مقدار نهایی = [مقدار حاصل از عملیات ریاضی] به پیمانه  $O^{[sn-FieldLength]}$

AMD PDU ها و UMD PDU ها، SN های عدد صحیح شماره گذاری شده SN می باشند که در این فیلدها مس ح خند: صفر تا ۱۰۲۳ بای، AMD PDU و صد تا  $[2^{[sn-FieldLength]} - 1]$  بای، UMD PDU.

هنگام اجرای مقایسه‌های ریاضی متغیرهای وضعیت یا مقادیر SN، باید از یک مبنای پیمانه‌ای<sup>۱</sup> استفاده شود. VR(R) و VT(A) باید به ترتیب به عنوان مبنای پیمانه‌ای در سمت فرستنده و سمت گیرنده هستار AM RLC فرض شوند. این مبنای پیمانه‌ای از تمامی مقادیر درگیر کسر می‌شود و سپس یک مقایسه قدر مطلق انجام می‌گیرد (به طور مثال  $VR(R) \leq SN < VR(MR)$  به صورت  $[VR(R) - VR(MR)]$  به پیمانه  $[SN - VR(R)]$  به پیمانه  $[VR(MR) - VR(R)]$  به پیمانه 1024 ارزیابی می‌شود).

VR(UH) – UM\_Window\_Size باید به عنوان اندازه مبنای پیمانه در سمت گیرنده هستار UM RLC در نظر گرفته شود. این مبنای پیمانه‌ای از تمامی مقادیر درگیر کسر می‌شود و سپس یک مقایسه قدر مطلق انجام می‌گیرد، (به عنوان مثال  $VR(UH) - UM\ Window\ Size \leq SN < VR(UH)$  به صورت  $(VR(UH) - UM\ Window\ Size) \leq [SN - (VR(UH) - UM\ Window\ Size)]$  modulo  $2^{[sn-FieldLength]}$   $\leq [(VR(UH) - UM\ Window\ Size) - (VR(UH) - UM\ Window\ Size)]$  modulo  $2^{[sn-FieldLength]}$   $< [VR(UH) - (VR(UH) - UM\ Window\ Size)]$  modulo  $2^{[sn-FieldLength]}$ ) ارزیابی می‌شود).

سمت فرستنده هر هستار AM RLC، باید متغیرهای وضعیت زیر را حفظ کند:

الف) VT(A) – متغیر وضعیت تصدیق یافته

این متغیر وضعیت مقدار SN متعلق به AMD PDU بعدی را نگه می‌دارد که قرار است برای آن یک تصدیق مثبت به ترتیب دنباله دریافت شود، و به عنوان لبه پایین پنجره ارسال به کار گرفته می‌شود. این متغیر در ابتدا برابر با صفر تنظیم می‌شود و هرگاه هستار AM RLC یک تصدیق مثبت برای یک AMD PDU با SN = VT(A) دریافت کند، بروز رسانی می‌شود.

ب) VT(MS) – متغیر وضعیت بیشینه ارسال

این متغیر وضعیت برابر با اندازه پنجره  $AM + VT(A)$  است و به عنوان لبه بالاتر پنجره ارسال به کار گرفته می‌شود.

پ) VT(S) – متغیر وضعیت ارسال

این متغیر وضعیت، مقدار SN را نگه می‌دارد که قرار است به AMD PDU بعدی که به تازگی تولید و اگذار شود. این متغیر در ابتدا برابر با صفر قرار داده می‌شود و هرگاه هستار AM RLC یک AMD PDU با SN=VT(S) را تحويل دهد، بروز رسانی می‌شود.

ت) POLL\_SN – متغیر وضعیت سرکشی ارسال

این متغیر وضعیت، مقدار  $1 - VT(S)$  را پیرو جدیدترین ارسال RLC داده PDU با بیت سرکشی برابر با نگه می‌دارد. این متغیر در ابتدا برابر با صفر تنظیم می‌شود.

سمت فرستنده هر هستار AM RLC، باید شمارنده‌های زیر را حفظ کند:

الف) PDU\_WITHOUT\_POLL - شمارنده

این شمارنده برابر با صفر تنظیم می‌شود و تعداد AMD PDU‌های ارسال شده را از زمانی شمارش می‌کند که جدیدترین بیت سرکشی ارسال شده است.

ب) BYTE\_WITHOUT\_POLL - شمارنده

این شمارنده در ابتدا برابر با صفر تنظیم می‌شود و تعداد بایت‌های داده ارسال شده را از زمانی شمارش می‌کند که جدیدترین بیت سرکشی ارسال شده است.

پ) RETX\_COUNT - شمارنده

این شمارنده، تعداد ارسال‌های مجدد یک AMD PDU را می‌شمارد (به زیربند ۱-۲-۵ رجوع شود). یک شمارنده RETX\_COUNT به ازای PDU وجود دارد که نیاز است ارسال مجدد شود.  
سمت گیرنده هر هستار AM RLC باید متغیرهای وضعیت زیر را حفظ کند:

الف) VR(R) - متغیر وضعیت دریافت

این متغیر وضعیت، مقدار SN را به دنبال آخرین AMD PDU متوالی که کاملاً دریافت شده نگه می‌دارد و به عنوان لبه پایینی پنجره دریافت به کار گرفته می‌شود. این متغیر ابتدا برابر با صفر تنظیم می‌شود و هرگاه هستار یک AMD PDU با SN=VR(R) را دریافت کند، بروز رسانی می‌شود.

ب) VR(MR) - متغیر وضعیت بیشینه دریافت قابل قبول

این متغیر وضعیت برابر با VR(R) + AM\_Window\_Size است و مقدار SN اولین AMD PDU را نگه می‌دارد که بعد از پنجره دریافت می‌باشد. این متغیر به عنوان لبه بالایی پنجره دریافت به کار گرفته می‌شود.

پ) VR(X) - متغیر وضعیت t-Reordering

این متغیر وضعیت، مقدار SN بعد از PDU متعلق به RLC داده را نگه می‌دارد که t-Reordering را فعال کرده است.

ت) VR(MS) - متغیر وضعیت بیشینه ارسال STATUS

هنگامی که نیاز است یک STATUS PDU ساخته شود، این متغیر وضعیت، بالاترین مقدار ممکن SN که می‌توان توسط ACK\_SN اعلان کرد را نگه می‌دارد. این متغیر در ابتدا برابر با صفر تنظیم می‌شود.

ث) VR(H) - متغیر وضعیت بیشترین دریافت شده

این متغیر وضعیت، مقدار SN بعد از PDU متعلق به RLC داده با بالاترین SN در بین PDU‌های داده RLC دریافت شده را حفظ می‌کند. این متغیر در ابتدا برابر با صفر تنظیم می‌شود.

هر هستار UM RLC فرستنده، باید متغیرهای وضعیت زیر را حفظ کند:

الف) VT(US)

این متغیر وضعیت، مقدار SN را نگه می‌دارد که قرار است به UMD PDU بعدی که به تازگی تولید شده و اگذار شود. این متغیر در ابتدا برابر با صفر تنظیم می‌شود و هرگاه هستار UM RLC یک UMD PDU را با SN=VT(US) تحویل دهد، بروز رسانی می‌شود.

هر هستار UM RLC گیرنده، باید متغیرهای وضعیت زیر را حفظ کند:

الف) VR(UR) – متغیر وضعیت دریافت UM

این متغیر وضعیت، مقدار SN ابتدایی ترین UMD PDU را نگه می‌دارد که همچنان هم برای ترتیب مجدد در نظر گرفته شده است. این متغیر در ابتدا برابر با صفر تنظیم می‌شود. برای هستار RLC پیکربندی شده برای STCH، این متغیر در ابتدا برابر SN اولین UMD PDU دریافت شده قرار داده می‌شود.

ب) UM t-Reordering – متغیر وضعیت VR(UX)

این متغیر وضعیت، مقدار SN بعد از SN متعلق به UMD PDU را نگه می‌دارد که *t-Reordering* را فعال کرده است.

پ) VR(UH) – متغیر وضعیت دریافت شده بالاترین UM

این متغیر وضعیت، مقدار SN بعد از SN متعلق به UMD PDU با بالاترین SN در بین UMD PDU های دریافت شده را نگه می‌دارد و به عنوان لبه بالاتر پنجره ترتیب مجدد به کار گرفته می‌شود. این متغیر در ابتدا برابر با صفر تنظیم می‌شود.

## ۲-۷ ثابت‌ها

الف) AM\_Window\_Size

سمت فرستنده و سمت گیرنده هر هستار AM RLC از این ثابت توسط برای محاسبه VT(A) از VT(MS) و VR(R) از VR(MR) استفاده می‌کنند.  $AM\_Window\_Size = 512$ .

ب) UM\_Window\_Size

هستار UM RLC از این ثابت به منظور تعریف SN های UMD PDU استفاده می‌کند که می‌توان آنها را بدون ایجاد یک پیشرفت در پنجره دریافت، دریافت کرد. هنگامی که یک SN با طول ۵ بیت پیکربندی می‌شود  $UM\_Window\_Size = 16$ ، هنگامی که یک SN با طول ۱۰ بیت پیکربندی می‌شود  $UM\_Window\_Size = 512$  و هنگامی که هستار UM RLC گیرنده برای MCCH یا MTCH پیکربندی می‌شود،  $UM\_Window\_Size = 0$ .

## ۳-۷ زمان‌سنج‌ها

RRC زمان‌سنج‌های زیر را پیکربندی می‌کند (مرجع [5]):

الف) t-PollRetransmit

سمت فرستنده یک هستار AM RLC از این زمان‌سنج به منظور ارسال مجدد یک سرکشی استفاده می‌کند (به زیربند ۲-۲-۵ رجوع شود).

ب) t-Reordering

سمت گیرنده یک هستار AM RLC و هستار UM RLC گیرنده از این زمان‌سنج به منظور تشخیص از دست رفتن RLC PDU ها در لایه پایین‌تر استفاده می‌کنند (به زیربندهای ۲-۱-۵ و ۲-۳-۱-۵ رجوع شود). اگر

به  $t$ -Reordering در حال اجرا باشد،  $t$ -Reordering نباید علاوه بر آن آغاز شود، یعنی تنها یک هستار RLC در یک زمان معلوم در حال اجرا می‌باشد.

(ج)  $t$ -StatusProhibit

سمت گیرنده یک هستار AM RLC از این زمان‌سنج به منظور جلوگیری از ارسال یک STATUS PDU استفاده می‌کند (به زیربند ۳-۲-۵ رجوع شود).

#### ۴-۷ پارامترهای قابل پیکربندی

RRC زمان‌سنج‌های زیر را پیکربندی می‌کند (مرجع [5]):  
 $maxRetxThreshold$  (الف)

سمت فرستنده هر هستار AM RLC از این پارامتر به منظور محدود کردن تعداد ارسال‌های مجدد یک AMD PDU استفاده می‌کند (به زیربند ۱-۲-۵ رجوع شود).

(ب)  $pollPDU$

سمت فرستنده هر هستار AM RLC از این پارامتر به منظور فعال‌سازی یک سرکشی برای هر بایت  $pollPDU$  استفاده می‌کند (به زیربند ۲-۲-۵ رجوع شود).

(ج)  $pollByte$

سمت فرستنده هر هستار AM RLC از این پارامتر برای فعال‌سازی یک سرکشی برای هر بایت  $pollByte$  استفاده می‌کند (به زیربند ۲-۲-۵ رجوع شود).

(د)  $sn-FieldLength$

این پارامتر اندازه فیلد SN را بر حسب بیت ارائه می‌دهد (به زیربند ۱-۷ رجوع شود).